

设计范例报告

标题	使用HiperLCS™ LCS701HG设计的125 W LLC DC-DC谐振转换器
规格	380 VDC输入； 24 V， 4 A和12 V， 2.4 A输出
应用	LCD电视机
作者	应用工程部
文档编号	DER-270
日期	2011年9月13日
修订版本	1.0

特色概述

- 超薄设计
 - 高度为11 mm，非常适合薄型LCD电视机设计
- 低元件数量解决方案
 - 在单个HiperLCS IC中同时集成了控制器、驱动器和MOSFET半桥，可极大降低元件数和设计复杂度
- 高工作频率(190 kHz)
 - 允许使用陶瓷输出电容
 - 允许使用薄型EFD35磁芯
- 高性能
 - 满载时效率>94%
 - 出色的输出交叉稳压
 - 无损耗电容电流检测，可进一步降低损耗
 - 脉冲串模式可确保在空载条件下实现稳压

专利信息

此处介绍的产品和应用（包括产品之外的变压器结构和电路）可能包含一项或多项美国及国外专利，或正在申请的美国或国外专利。有关Power Integrations专利的完整列表，请参见www.powerint.com。Power Integrations按照在<http://www.powerint.com/ip.htm>中所述规定，向客户授予特定专利权利的许可。

Power Integrations

5245 Hellyer Avenue, San Jose, CA 95138 USA.

电话: +1 408 414 9200 传真: +1 408 414 9201

www.powerint.com

目录

1	简介	4
1.1	重要说明	4
2	电源规格	6
3	电路原理图	7
4	电路描述	8
4.1	初级	8
4.2	输出整流	10
5	PCB布局	11
6	物料清单(BOM).....	12
7	变压器规格	14
7.1	电气原理图	14
7.2	电气规格	15
7.3	材料	15
7.4	变压器结构图	16
7.5	变压器构造	16
7.6	绕制图示	17
8	变压器设计表格	21
9	输出电感规格	27
9.1	电气原理图	27
9.2	电气规格	27
9.3	材料列表	27
10	散热片组件	28
10.1	二极管散热片	28
10.1.1	二极管散热片工程图	28
10.1.1	二极管散热片装配图	29
10.2	HiperLCS散热片	30
10.2.1	HiperLCS散热片工程图	30
10.2.1	HiperLCS散热片加工装配图	31
10.2.1	HiperLCS和散热片装配图	32
11	性能数据	33
11.1	效率 – 100%、50%、20%和10%负载下	33
11.1.1	效率数据	33
11.2	输出交叉稳压	33
11.2.1	交叉稳压数据	33
11.3	启动与关断体电压	34
11.3.1	体电压启动与关断数据（最大负载）	34
12	波形	35
12.1	半桥电压和电流，正常工作	35
12.2	输出电压启动特征	36



12.3	输出电压跌落	37
12.4	输出二极管峰值反向电压.....	38
12.5	短路.....	39
12.6	输出纹波测量	40
12.6.1	纹波测量技巧.....	40
12.6.2	输出纹波测量结果.....	41
12.7	输出负载阶跃响应	43
13	温度测量.....	44
13.1	条件: 380 VDC, 满载, 连续工作1小时	44
14	增益相位测量.....	47
15	版本历史.....	48

重要说明:

虽然本电路板的设计满足安全隔离要求, 但工程原型尚未获得机构认证。



1 简介

本文档是一份工程报告，介绍一款使用集成LCS701HG的LLC功率级IC设计的12 V和24 V、125 W LLC DC-DC转换器。该电源适用于带LED背光的LCD电视机。电视机电路板要求提供12 VDC和380 VDC输入。

本文档包括电源规格、电路图、物料清单、变压器规格文件、印刷电路板布局及性能数据。

1.1 重要说明

为确保正常工作，在RD-270电源中，必须在+380 V输入端和直接跨接端子的输入回路之间使用一个至少为10 μ F的大容量电容。

注：该电源具有短路保护功能，但不提供过压保护。通过禁用TL431 (U3)或光耦器(U2)来执行过压测试将导致输出电压快速升高，足以击穿输出肖特基整流管(D2-D4)并损坏它们。

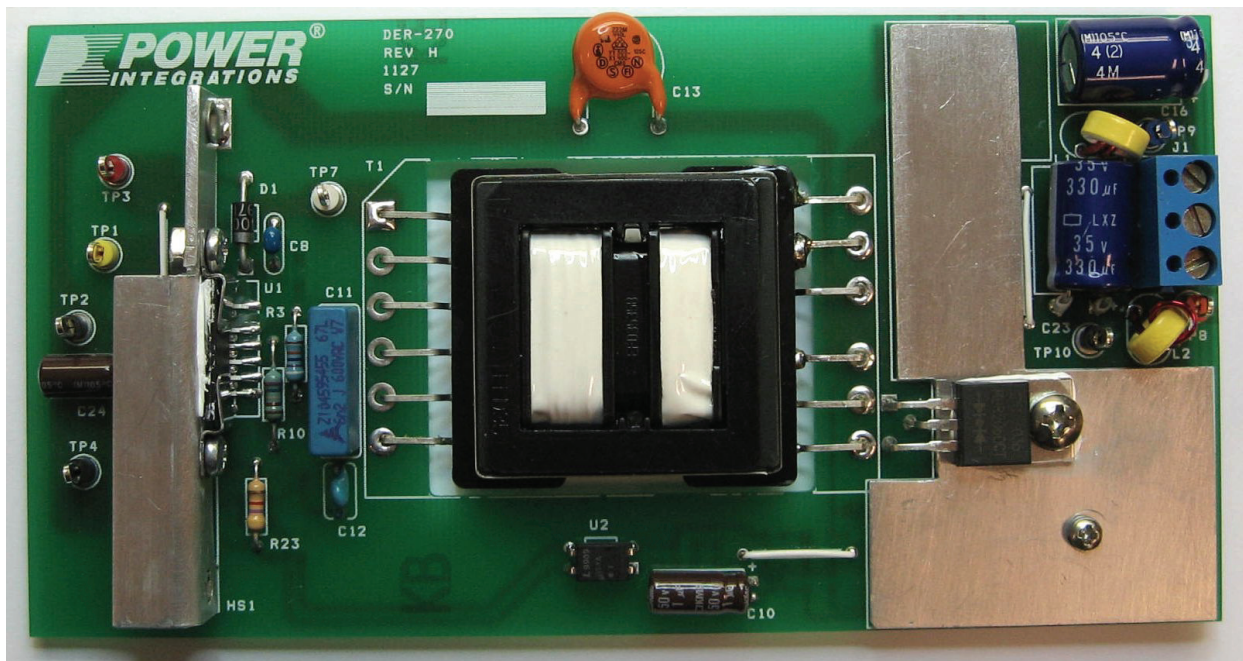


图1 – 装配后的电路板图片（顶视图）。2.97” x 5.8” (75.44 mm x 147.32 mm)



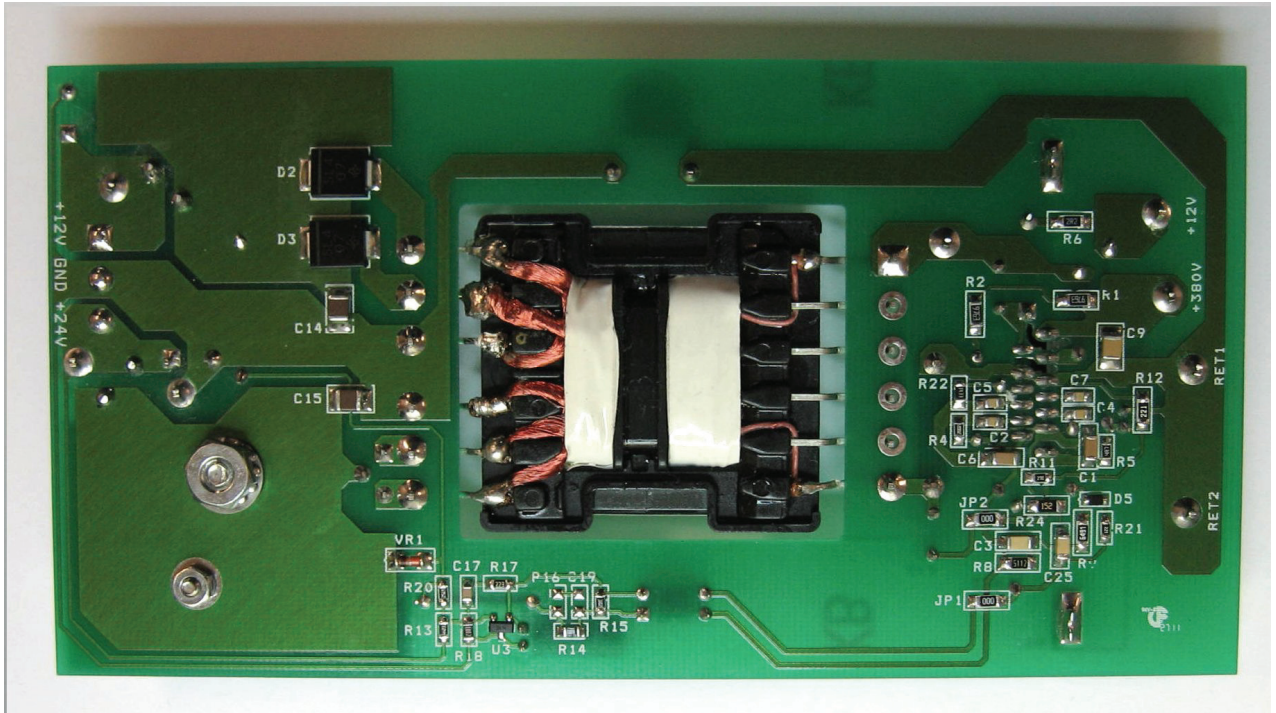


图2 - 装配后的电路板图片（底视图）



2 电源规格

下表所列为设计的最低可接受性能。实际性能可参考测量结果部分。

说明	符号	最小值	典型值	最大值	单位	备注
输入						
电压	V_{IN}	300	380	420	VDC	仅DC输入。
频率	f_{LINE}				Hz	不适用
空载输入功率(230 VAC)			不适用		W	
输出						
输出电压1	V_{OUT1}	11.4	12	12.6	V	± 5%
输出峰-峰值纹波电压1	$V_{RIPPLE1}$			120	mV	20 MHz带宽
输出电流1	I_{OUT1}	0.02	2.4	2.4	A	两个输出的总负载≤ 125 W
输出电压2	V_{OUT2}	22.8	24	25.2	V	± 5%
输出峰-峰值纹波电压2	$V_{RIPPLE2}$			240	mV	20 MHz带宽
输出电流2	I_{OUT2}	0.00	4	4	A	两个输出的总负载≤ 100 W
总输出功率						
连续输出功率	P_{OUT}			125	W	
峰值输出功率	P_{OUT_PEAK}			125	W	
效率						
20%负载	η	87.5	88		%	DC-DC转换器目标效率, 在25 °C、380 VDC输入下测得
50%负载	η	93.5	94.0		%	DC-DC转换器目标效率, 在25 °C、380 VDC输入下测得
100%负载	η	94.0	94.2		%	DC-DC转换器目标效率, 在25 °C、380 VDC输入下测得
空载输入功率			0.350			脉冲串模式工作于在输出空载条件下维持输出稳压。



3 电路原理图

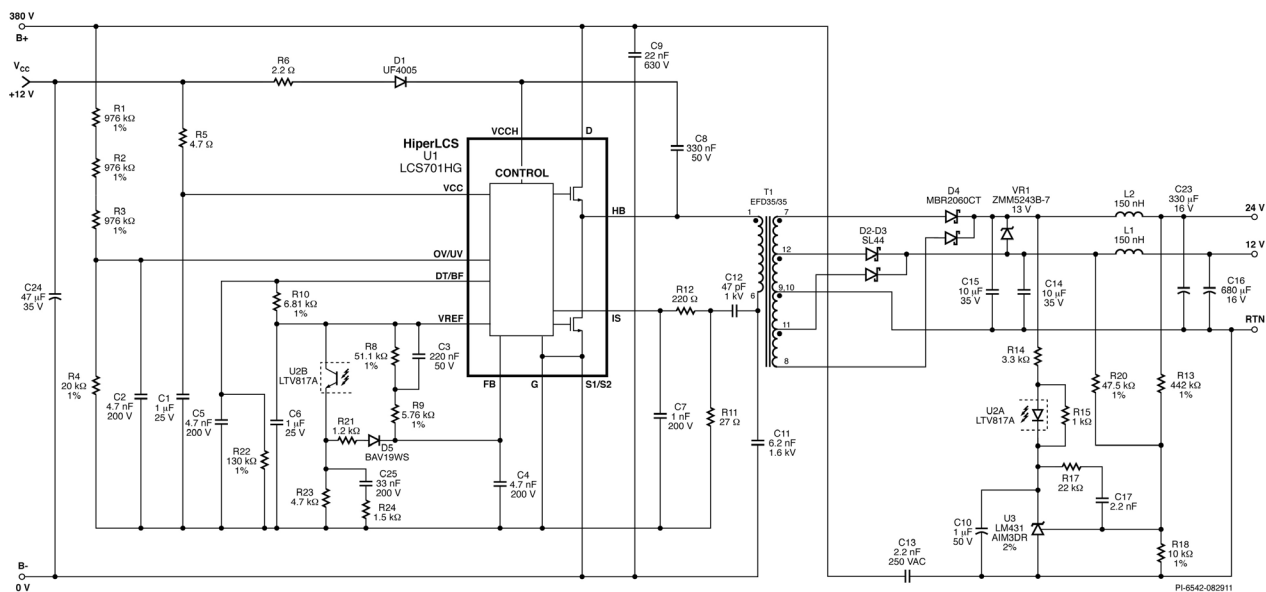


图3 - 电路原理图



4 电路描述

图3所示为一款使用LCS701HG设计的12 V和24 V、125 W LLC DC-DC转换器的电路图，适用于LCD电视机应用。该电路要求提供+12 V和+380 V的工作电压。

为确保正常工作，在RD-270电源中，必须在+380 V输入端(B+)和直接跨接端子的输入回路(0 V)之间使用一个至少为10 μ F的大容量电容。

4.1 初级

集成电路U1集成了LLC谐振半桥转换器所需的控制电路、驱动器和输出器件。U1的HB输出经由隔直电容/谐振电容(C11)驱动输出变压器T1。该电容的额定值应根据工作纹波电流来确定，所选取的电压额定值必须能够耐受故障条件下的电压水平。

变压器T1的设计漏感为100 μ H。T1与谐振电容C11根据以下公式共同将初级串联谐振频率设定为约202 kHz：

$$f_R = \frac{1}{6.28\sqrt{L_L \times C_R}}$$

其中， f_R 是串联谐振频率（单位Hz）， L_L 是变压器漏感（单位H）， C_R 是谐振电容的值（C11）（单位F）。

变压器匝数比已通过调整初级绕组圈数进行设定，以使额定输入电压和满载下的工作频率接近但略小于前面所介绍的谐振频率(~190 kHz)。次级绕组圈数的选择是在磁芯损耗与铜损耗之间进行折中的结果。AWG #42利兹线用于初级绕组，AWG #40利兹线用于次级绕组。这两种线规结合使用可在200 kHz下提供良好的效率。每种线规股数的选择是在适配性与铜损耗之间进行折中的结果。测试发现，200 kHz的工作频率是在变压器尺寸、输出滤波器电容和效率之间折中后的最佳频率点。

元件D1、R6和C8形成自举电路，为U1的顶侧驱动器供电。元件R5、C1和C24对+12 V输入进行滤波和旁路。分压器R1-R4用于设定U1的高压导通和过压阈值。当输入过压点为473 VDC时，所选取的分压器值可将LLC导通点设定在360 VDC，将关断点设定在285 VDC。

电容C9是用于+380 V输入的高频率旁路电容。



电容C12与C11一起形成分流器，用于对一部分初级电流进行采样。电阻R11可检测此电流，所产生的信号由R12和C7进行滤波。电容C12的额定值应根据故障条件下出现的峰值电压来确定，应采用薄膜、SL陶瓷或NPO/COG陶瓷等稳定的低损耗介质。本设计所使用的电容为具有“SL”温度特性的圆盘状陶瓷电容，它常用于CCFL管的驱动器。根据以下公式，所选取的值可将1周期（快速）流限值设定在4.1 A，将8周期（慢速）流限值设定在2.3 A：

$$I_{CL} = \frac{0.5V}{\left(\frac{C12}{C11 + C12}\right)(R11)}$$

I_{CL} 是8周期流限值（单位A），R11是限流电阻（单位Ohms），C11和C12分别是谐振电容和电流采样电容的值（单位nF）。对于1周期流限值，可在上面公式中用0.9 V替代0.5 V。

电阻R12和电容C7对传送到IS引脚的初级电流信号进行滤波。电阻R12的设定值为220 Ohms，这是最大容许电阻。C7的设定值为1 nF，以避免因噪声导致的误触发，并该值并不足以影响上面计算出的流限设定值。这些元件应靠近IS引脚放置，以发挥最大效用。IS引脚可承受负向电流，因此电流检测电路不需要采用复杂的整流方案。

电阻R10将死区时间设定为320 nS，将U1的最大工作频率设定为847 kHz。U1的 F_{MAX} 输入由C5进行滤波。U1由C5进行滤波。R10和R22相结合还可为U1选择脉冲串模式“1”。这样可将脉冲串阈值频率的下限和上限分别设定为382 kHz和437 kHz。

反馈引脚具有每 μ A流入反馈引脚的电流的频率为2.6 kHz的近似特性。注入反馈引脚的电流可提高U1的工作频率，从而降低输出电压。R8与R9相串联可将U1的最小工作频率设定为~124 kHz。该设定值通常略低于在满载和最低大容量电容电压下实现稳压所需的频率。电阻R8被C3旁路以在启动时提供输出软启动，工作方式是：在反馈环路开环时，最初允许更高的电流流入反馈引脚。这可使开关频率在开始时较高，随后在输出电压达到稳压后降低。R9的设定值通常与R10相同，以便软启动时的初始频率等于R10所设定的最大开关频率。如果R9的值小于该值，将会在开关开始之前造成延迟。

光耦器U2经由R21来驱动U1的反馈引脚，R21可限制流入反馈引脚的最大光耦器电流。电容C4用于对反馈引脚进行滤波。电阻R23可加载光耦器输出，以强制它以相对较高的静态电流进行工作，从而提高其增益。电阻R21和R23还可改善强信号阶跃响应和脉冲串模式输出纹波。二极管D5可将R23从 F_{MAX} /软启动网络隔离。



4.2 输出整流

变压器T1的输出由D2-4以及C14、C15进行整流和滤波。这些电容都是X5R介质，根据输出纹波电流额定值仔细选出。标准Z5U电容将不适用于此应用。输出整流管D4选用60 V肖特基整流管，可实现高效率。将变压器次级半绕组相互缠绕（参见变压器结构部分）可降低次级半绕组之间的漏感，这样可将24 V输出整流管的最差情况PIV降至57 V，从而允许使用能进一步提高效率的60 V肖特基二极管。其他的输出滤波由L1-2、C16和C23提供。电容C16和C23还可阻尼由LLC“虚拟”输出串联R-L和陶瓷输出电容C14和C15导致的LLC输出电阻峰值。它们还可提升对快速、高幅负载阶跃的响应速度。电阻R13、R18和R20与U3参考电压相配合，可设定电源的输出电压。输出分压器经过权重分配以使12 V输出占主导，因为它的负载预计相对恒定。误差放大器U3经由R14对反馈光耦器U2提供驱动。元件C17、C25、R14、R17和R23可决定电源的增益相位特性。这些选取的值可在额定和极端负载/不同输入电压下提供稳定的工作。当光耦器U2的LED中无电流经过时，电阻R15允许最小要求工作电流流入U3。电容C10提供“软结束”以消除导通时的输出过冲。它的ESR足够高，可使TL431 (U3)的输出电阻控制增益相位响应。



需要了解更多信息?

使用您的智能手机和来自的
www.neoreader.com的免费软件
(或任何其他来自您智能手机应用程序商店的免费QR码阅读器)即可连接到我们网站上的相关内容。



6 物料清单(BOM)

项	数量	参考序号	说明	生产商型号	生产商
1	2	C1 C6	1 μ F, 25 V, 陶瓷, X7R, 1206	C3216X7R1E105K	TDK
2	3	C2 C4 C5	4.7 nF, 200 V, 陶瓷, X7R, 0805	08052C472KAT2A	AVX
3	1	C3	220 nF, 50 V, 陶瓷, X7R, 1206	ECJ-3YB1H224K	Panasonic
4	1	C7	1 nF, 200 V, 陶瓷, X7R, 0805	08052C102KAT2A	AVX
5	1	C8	330 nF, 50 V, 陶瓷, X7R	FK24X7R1H334K	TDK
6	1	C9	22 nF, 630 V, 陶瓷, X7R, 1210	GRM32QR72J223KW01L	Murata
7	1	C10	1 μ F, 50 V, 电解, 通用, (5 x 11)	EKMG500ELL1R0ME11D	Nippon Chemi-Con
8	1	C11	6.2 nF, 1600 V, 薄膜	B32672L1622J000	Epcos
9	1	C12	47 pF, 1 kV, 圆盘状陶瓷	DEA1X3A470JC1B	Murata
10	1	C13	2.2 nF, 陶瓷, Y1	440LD22-R	Vishay
11	2	C14 C15	10 μ F, 35 V, 陶瓷, X5R, 1210	GMK325BJ106KN-T	Taiyo Yuden
12	1	C16	680 μ F, 16 V, 电解, 低ESR, 68 m Ω , (10 x 16)	ELXZ160ELL681MJ16S	Nippon Chemi-Con
13	1	C17	2.2 nF, 200 V, 陶瓷, X7R, 0805	08052C222KAT2A	AVX
14	1	C23	330 μ F, 35 V, 电解, 低ESR, 68 m Ω , (10 x 16)	ELXZ350ELL331MJ16S	Nippon Chemi-Con
15	1	C24	47 μ F, 35 V, 电解, 通用, (5 x 11)	EKMG350ELL470ME11D	Nippon Chemi-Con
16	1	C25	33 nF, 200 V, 陶瓷, X7R, 1206	12062C333KAT2A	AVX
17	1	D1	600 V, 1 A, 超快速恢复, 75 ns, DO-41	UF4005-E3	Vishay
18	2	D2 D3	40 V, 4 A, 肖特基, SMD, DO-214AB	SL44-E3/57T	Vishay
19	1	D4	60 V, 20 A, 双向肖特基二极管, TO-220AB	MBR2060CT	Vishay
20	1	D5	100 V, 0.2 A, 快速开关, 50 ns, SOD-323	BAV19WS-7-F	Diodes, Inc.
22	1	HS1	散热片, 自定义, 铝, 3003, 0.62厚		Custom
23	1	HS2	散热片, DER-270二极管, Alum 3003, 1.720"宽x 2.920"高x 0.062"厚		Custom
24	1	J1	CONN TERM BLOCK 5.08MM 3POS	ED120/3DS	On Shore Tech
25	2	JP1 JP2	0 Ω , 5%, 1/4 W, 厚膜, 1206	ERJ-8GEY0R00V	Panasonic
26	2	L1 L2	自定义, 150 nH, \pm 15%, 基于Micrometals T30-26环形磁芯构建		Power Integrations
27	2	NUT1 NUT2	螺母, 六角, Kep 4-40, 符合RoHS的S ZN Cr3 镀层	4CKNTZR	任何符合RoHS标准的生产商
28	1	NUT3	螺母, 六角, Kep 6-32, 镀锌	6CKNTZR	任何符合RoHS标准的生产商
29	1	NUT4	螺母, 六角2-56, 不锈钢	2CHNTS	Olander
30	2	R1 R2	976 k Ω , 1%, 1/4 W, 厚膜, 1206	ERJ-8ENF9763V	Panasonic
31	1	R3	976 k Ω , 1%, 1/4 W, 金属膜	MFR-25FBF-976K	Yageo
32	1	R4	20 k Ω , 1%, 1/8 W, 厚膜, 0805	ERJ-6ENF2002V	Panasonic
33	1	R5	4.7 Ω , 5%, 1/8 W, 厚膜, 0805	ERJ-6GEYJ4R7V	Panasonic
34	1	R6	2.2 Ω , 5%, 1/4 W, 厚膜, 1206	ERJ-8GEYJ2R2V	Panasonic
35	1	R8	51.1 k Ω , 1%, 1/4 W, 厚膜, 1206	ERJ-8ENF5112V	Panasonic
36	1	R9	5.76 k Ω , 1%, 1/4 W, 厚膜, 1206	ERJ-8ENF5761V	Panasonic
37	1	R10	6.81 k Ω , 1%, 1/4 W, 金属膜	MFR-25FBF-6K81	Yageo
38	1	R11	27 Ω , 5%, 1/4 W, 厚膜, 0805	ERJ-6GEYJ270V	Panasonic
39	1	R12	220 Ω , 5%, 1/4 W, 厚膜, 1206	ERJ-8GEYJ221V	Panasonic
40	1	R13	442 k Ω , 1%, 1/8 W, 厚膜, 0805	ERJ-6ENF4423V	Panasonic
41	1	R14	3.3 k Ω , 5%, 1/8 W, 厚膜, 0805	ERJ-6GEYJ332V	Panasonic
42	1	R15	1 k Ω , 5%, 1/8 W, 厚膜, 0805	ERJ-6GEYJ102V	Panasonic
43	1	R17	22 k Ω , 5%, 1/8 W, 厚膜, 0805	ERJ-6GEYJ223V	Panasonic
44	1	R18	10 k Ω , 1%, 1/8 W, 厚膜, 0805	ERJ-6ENF1002V	Panasonic



45	1	R20	47.5 k Ω , 1%, 1/8 W, 厚膜, 0805	ERJ-6ENF4752V	Panasonic
46	1	R21	1.2 k Ω , 5%, 1/8 W, 厚膜, 0805	ERJ-6GEYJ122V	Panasonic
47	1	R22	130 k Ω , 1%, 1/8 W, 厚膜, 0805	ERJ-6ENF1303V	Panasonic
48	1	R23	4.7 k Ω , 5%, 1/4 W, 碳膜	CFR-25JB-4K7	Yageo
49	1	R24	1.5 k Ω , 5%, 1/4 W, 厚膜, 1206	ERJ-8GEYJ152V	Panasonic
50	2	SCREW1 SCREW2	十字机械螺丝4-40 X 1/4, 不锈钢	PMSSS 440 0025 PH	Building Fasteners
51	1	SCREW3	十字机械螺丝6-32 X 5/16, 不锈钢	PMSSS 632 0031 PH	Building Fasteners
52	1	SCREW4	十字机械螺丝2-56 X 0.250", 不锈钢	2C25PPMS	Olander
53	1	T1	变压器, EFD35/35, 水平, 12引脚 骨架 骨架罩壳 磁芯	SNX R1608 TB21061SNX TC2106SNX ACEFD35/35BJPP95SNX	Santronics
54	1	TP1	测试点, 黄色, 直插式安装	5014	Keystone
55	3	TP2 TP4 TP10	测试点, 黑色, 直插式安装	5011	Keystone
56	1	TP3	测试点, 红色, 直插式安装	5010	Keystone
57	1	TP7	测试点, 白色, 直插式安装	5012	Keystone
58	1	TP8	测试点, 橙色, 直插式安装	5013	Keystone
59	1	TP9	测试点, 蓝色, 直插式安装	5127	Keystone
60	1	U1	HiperLCS, ESIP16/13	LCS701HG	Power Integrations
61	1	U2	光耦器, 35 V, CTR 80-160%, 4-DIP	LTV-817A	Liteon
62	1	U3	IC, 齐纳并联稳压器ADJ SOT-23	LM431AIM3/NOPB	National Semi
63	1	VR1	13 V, 5%, 500 mW, DO-213AA (MELF)	ZMM5243B-7	Diodes, Inc.
64	1	WASHER1	#6平面垫圈, 不锈钢, 镀锌, 0.267外径x 0.143 内径x 0.032厚	620-6Z	Olander
65	2	WASHER2 WASHER3	#4平面垫圈, 不锈钢	FWSS 004	Building Fasteners
66	2	WASHER4 WASHER5	#2平面垫圈, 不锈钢, 0.149外径x 0.089内径x 0.016厚	620C2	Olander



7 变压器规格

7.1 电气原理图

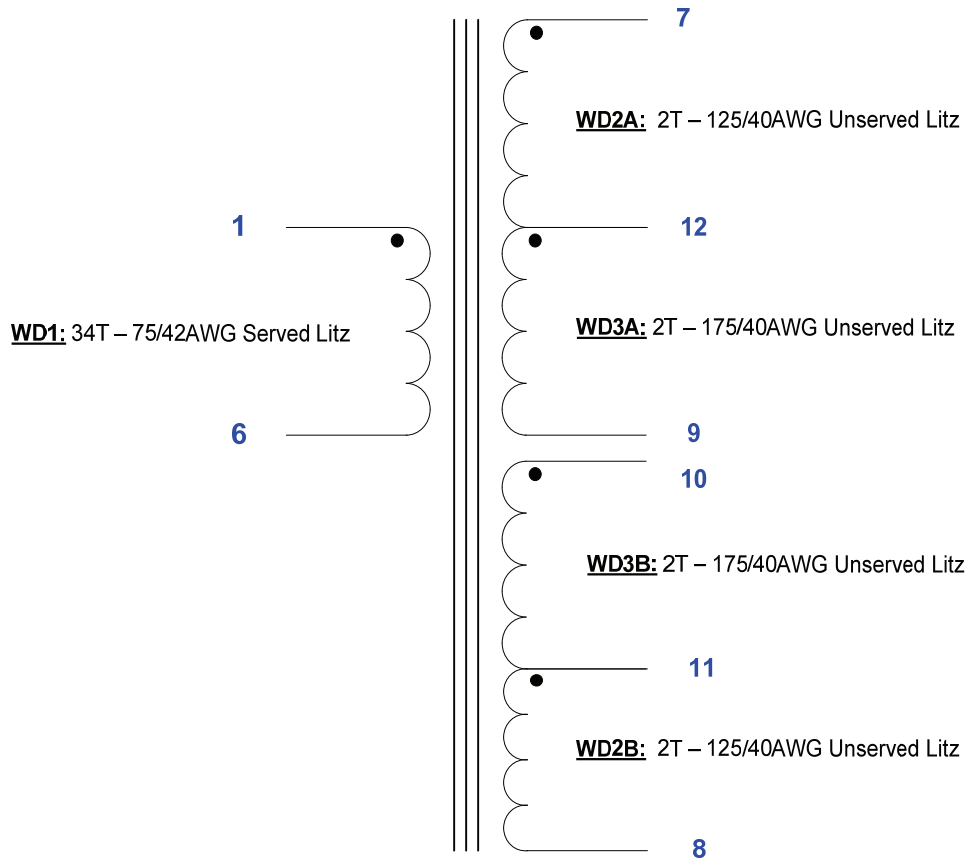


图6 – 变压器电气原理图

7.2 电气规格

绝缘强度	1秒, 60 Hz, 从引脚1-6到引脚7-12	3000 VAC
初级电感量	引脚1-6, 所有其他绕组开路, 在100 kHz、0.4 V _{RMS} 条件下测得	580 μH, ± 10%
谐振频率	引脚1-6, 所有其他绕组开路	1400 kHz (最小)
初级漏感	引脚1-6, 引脚7-12短接, 在 100 kHz、0.4 V _{RMS} 条件下测得	100 μH ±5%
初级DCR	引脚1-6	最大值140 MΩ
次级DCR #1	引脚7-12	最大值5.1 MΩ
次级DCR #2	引脚8-11	最大值4.2 MΩ
次级DCR #3	引脚7-9	最大值8.1 MΩ
次级DCR #4	引脚8-10	最大值7.2 MΩ

7.3 材料

项	说明
[1]	磁芯对: 磁芯对: EFD35B无气隙。Acore Ferrite ACEFD35/35BJPP95SNX或同等磁芯。
[2]	骨架: EFD35水平12引脚, 2槽, PI P/N:25-00958-00. Santronics p/n:TB21061SNX
[3]	骨架罩壳, EFD35, PI P/N:25-00958-01. Santronics p/n:TC2106SNX
[4]	胶带: 聚酯薄膜, 3M 1350F-1或同等材料, 9.0 mm宽
[5]	胶带: 聚酯薄膜, 3M 1350F-1或同等材料, 6.0 mm宽
[6]	利兹线: 75/#42单层, 有包层
[7]	利兹线: 125/#40单层, 无包层
[8]	利兹线: 175/#40单层, 无包层
[9]	变压器清漆: Dolph BC-359或同等材料



7.4 变压器结构图

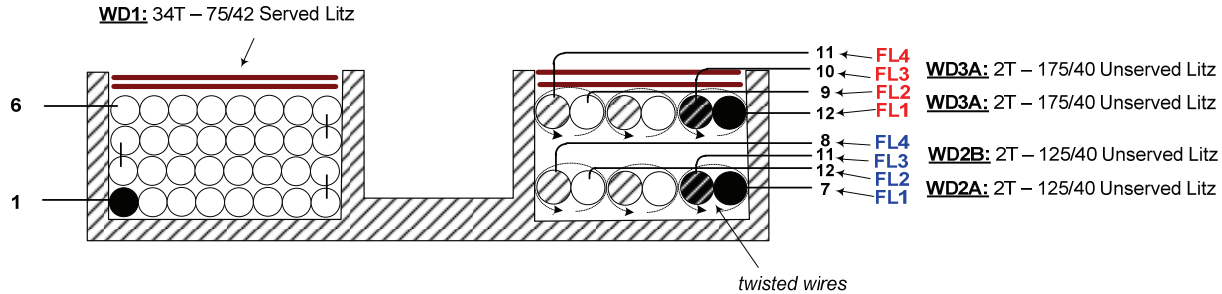


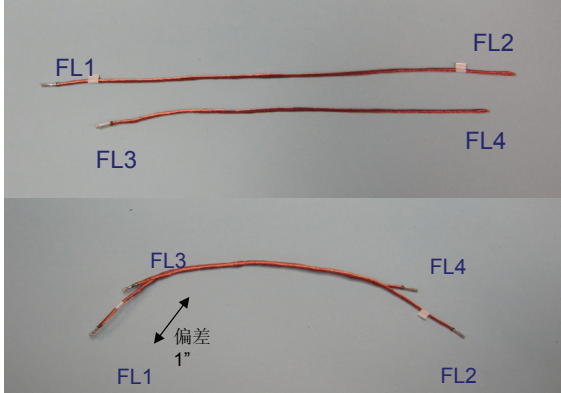
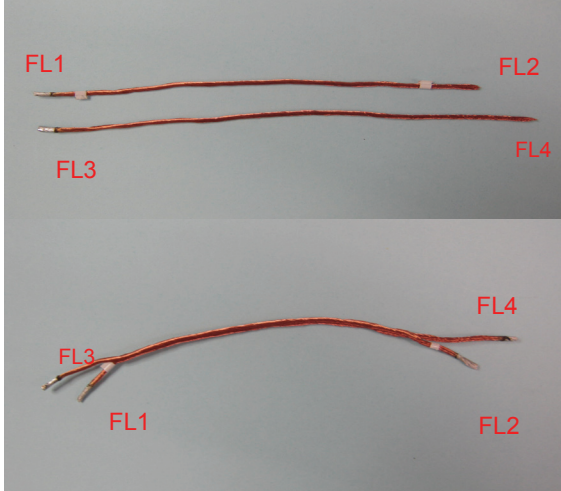
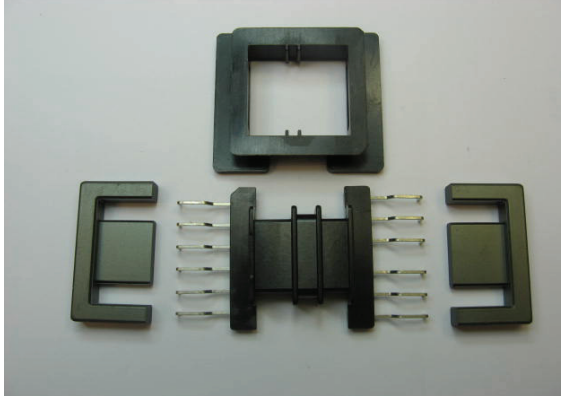
图7 - 变压器结构图

7.5 变压器构造

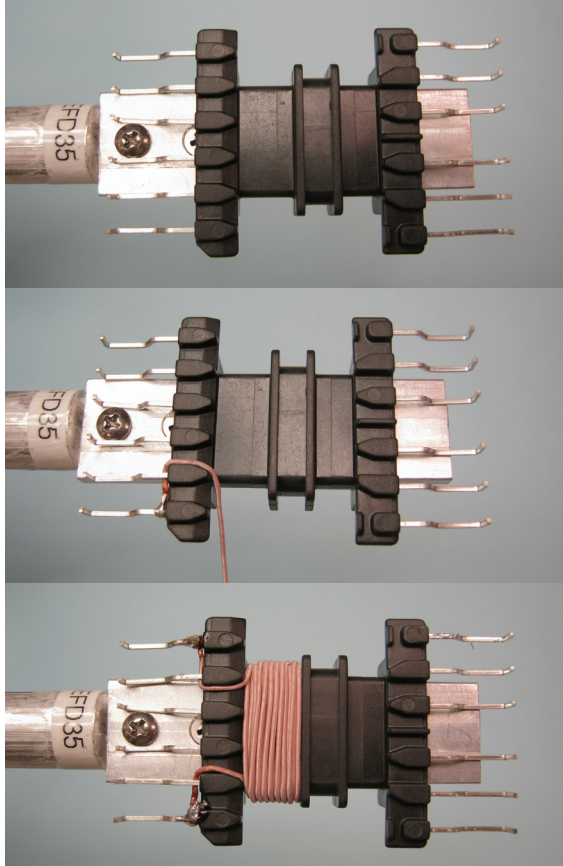
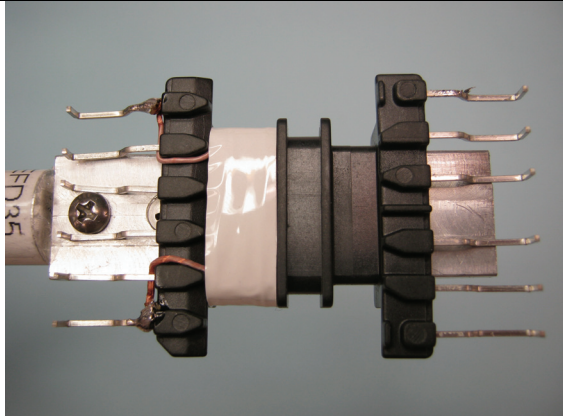
<p>步骤1: 24 V次级导线准备</p>	<p>准备1股导线项[7], 长6.5"; 一端镀锡, 在两端标记此股导线, 将其命名为FL1、FL2。 准备另外一股同样的导线项[7], 长5"; 一端镀锡, 将其命名为FL3、FL4。 将这2股导线并排放置, 偏差~3/4", 沿其长度均匀缠卷~25圈。对这两股导线的另一端进行镀锡。参见下图。</p>
<p>步骤2: 12 V次级导线准备</p>	<p>准备1股导线项[8], 长6"; 一端镀锡, 在两端标记此股导线, 将其命名为FL1、FL2。 准备另外一股同样的导线项[8], 长6.5"; 一端镀锡, 将其命名为FL3、FL4。 将这2股导线并排放置, 偏差~1/2", 沿其长度均匀缠卷~25圈。对这两股导线的另一端进行镀锡。参见下图。</p>
<p>WD1 (初级)</p>	<p>将骨架项[2]放在绕线轴上, 初级侧位于左侧。 从引脚1开始, 在左侧骨架槽内缠绕有包层利兹线[6] 34圈, 共缠4层, 最后在引脚6结束。缠2圈胶带[4]以固定绕组。</p>
<p>WD2A和WD2B (24 V次级)</p>	<p>使用在步骤1中准备的24 V无包层利兹线组件, 从骨架[2]的引脚7的FL1和引脚11的FL3开始 (参见图示)。在骨架右槽中紧紧缠绕2圈。在骨架的引脚12的FL2和引脚8的FL4结束。</p>
<p>WD3A和WD3B (12 V次级)</p>	<p>使用在步骤2中准备的12 V无包层利兹线组件, 从骨架[2]的引脚12的FL1和引脚10的FL3开始 (参见图示)。在骨架右槽中紧紧缠绕2圈。在骨架的引脚9的FL2和引脚11的FL4结束。</p>
<p>骨架罩壳</p>	<p>如图所示, 将骨架罩壳[3]套住绕制后的骨架。确保罩壳固定到位。</p>
<p>结束</p>	<p>打磨半磁芯[1], 使漏感达到580 μH ±10%。将两个半磁芯安装固定好, 用清漆均匀的浸渍。用清漆[9]浸渍。</p>



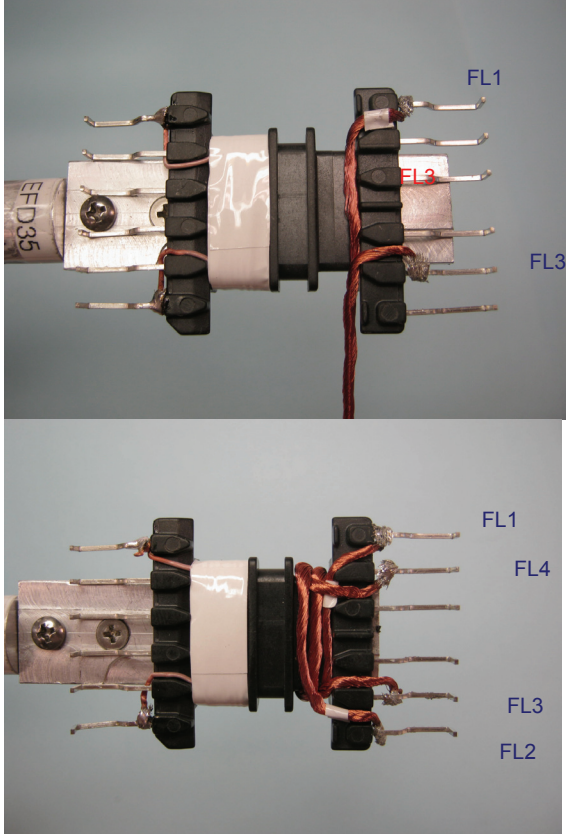
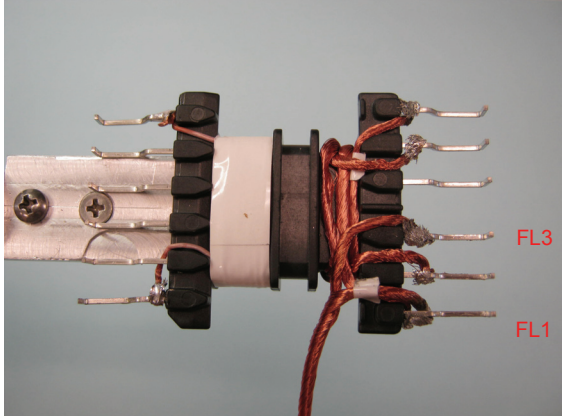
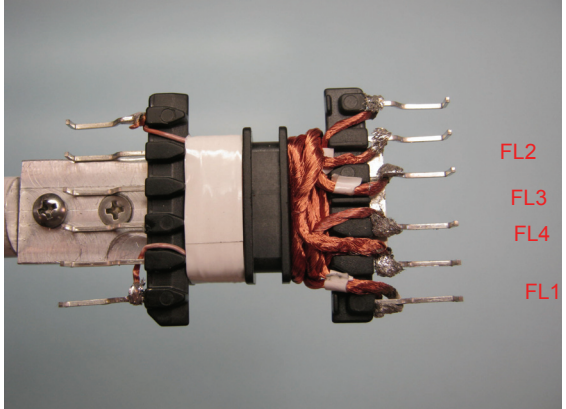
7.6 绕制图示

<p>步骤1: 24 V次级导线准备</p>		<p>准备1股导线项[7], 长6.5"; 一端镀锡, 在两端标记此股导线, 将其命名FL1、FL2。 准备另外一股同样的导线项[7], 长5"; 一端镀锡, 将其命名为FL3、FL4。 将这2股导线并排放置, 偏差~3/4", 沿其长度均匀缠卷~25圈。对这两股导线的另一端进行镀锡。参见下图。</p>
<p>步骤2: 12 V次级导线准备</p>		<p>准备1股导线项[8], 长6"; 一端镀锡, 在两端标记此股导线, 将其命名为FL1、FL2。 准备另外一股同样的导线项[8], 长6.5"; 一端镀锡, 将其命名为FL3、FL4。 将这2股导线并排放置, 偏差~1/2", 沿其长度均匀缠卷~25圈。对这两股导线的另一端进行镀锡。参见下图。</p>
<p>骨架准备</p>		

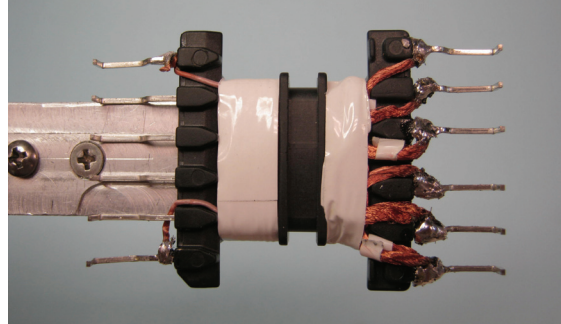
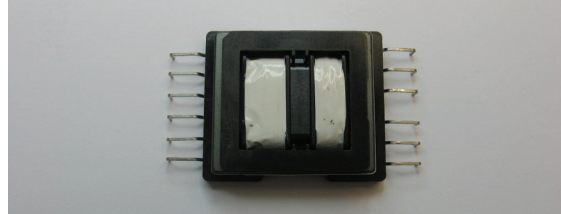
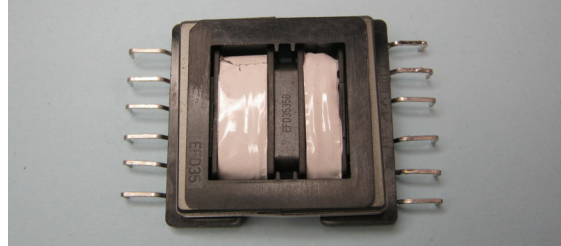


<p>WD1 (初级)</p>		<p>将骨架项[2]放在绕线轴上，初级侧位于左侧。</p> <p>从引脚1开始，在左侧骨架槽内缠绕有包层利兹线[6] 34圈，共缠4层，最后在引脚6结束。</p>
<p>WD1 (初级) (续)</p>		<p>缠2圈胶带[4]以固定绕组。</p>



<p>WD2A和WD2B (24 V次级)</p>		<p>使用在步骤1中准备的24 V无包层利兹线组件，从骨架[2]的引脚7的FL1和引脚11的FL3开始（参见图示）。在骨架右槽中紧紧缠绕2圈。在骨架的引脚12的FL2和引脚8的FL4结束。</p>
<p>WD3A和WD3B (12 V次级)</p>		<p>使用在步骤2中准备的12 V无包层利兹线组件，从骨架[2]的引脚12的FL1和引脚10的FL3开始（参见图示）。</p>
		<p>在骨架右槽中紧紧缠绕2圈。在骨架的引脚9的FL2和引脚11的FL4结束。</p>



		
<p>骨架罩壳</p>		<p>如图所示，将骨架罩壳[3]套住绕制后的骨架。确保罩壳固定到位。</p>
<p>结束</p>		<p>打磨半磁芯[1]，使漏感达到 $580 \mu\text{H} \pm 10\%$。 将两个半磁芯安装固定好，用清漆均匀的浸渍。 用清漆[9]浸渍。</p>



8 变压器设计表格

HiperLCS_062411: 修订版1.1; 版权所有 Power Integrations 2011	输入	信息	输出	单位	HiperLCS_062411_Rev1-1.xls; HiperLCS半桥、 连续模式LLC谐振转换器设计表格
输入输入参数					
Vbulk_nom			380	V	额定LLC输入电压
Vbrownout			280	V	电压跌落阈值电压。如果电压低于此值, HiperLCS将关断。容许值介于Vbulk_nom的65%和76%之间。设定为65%以获得最大维持时间。
Vbrownin			353	V	大容量电容的启动阈值
VOV_shut			465	V	对体电压的OV保护
VOV_restart			448	V	OV保护后的重启动电压
CBULK			86	uF	大容量电容满足维持时间要求的最小值; 调整维持时间和Vbrownout可更改大容量电容值
tHOLDUP			21.8	ms	大容量电容维持时间
输入LLC (次级) 输出					
设计表格假定次级绕组采用AC叠加					
VO1	24.00		24.00	V	主输出电压。设计表格假定这是稳压输出
IO1	4.00		4.00	A	主输出最大电流
VD1			0.70	V	主输出中二极管的正向电压
PO1			96	W	来自第一LLC输出的输出功率
VO2	12.00		12.00	V	第二输出电压
IO2	2.40		2.40	A	第二输出电流
VD2	0.50		0.50	V	第二输出中所用二极管的正向电压
PO2			28.80	W	来自第二LLC输出的输出功率
P_LLC			125	W	指定的LLC输出功率
LCS器件选择					
器件	自动		LCS701		LCS器件
RDS-ON (MAX)			1.86	ohms	所选器件的RDS-ON (最大值)
Coss			187	pF	所选器件的等效Coss
Cpri			40	pF	变压器初级绕组的杂散电容
Pcond_loss			1.3	W	额定输入电压和满载下的导通损耗
Tmax-hs			90	deg C	最大散热片温度
Theta J-HS			9.5	deg C/W	结到散热片的热阻 (涂有散热膏, 但无绝缘垫片)
预期的结温度			102	deg C	预期的结温度
Ta max			50	deg C	预期的最大环境温度
Theta HS-A			32	deg C/W	要求的结到环境热阻
LLC谐振参数和变压器计算 (生成红色曲线)					
Po			129	W	来自LLC转换器的输出, 包括二极管损耗
Vo			24.70	V	变压器绕组的主输出 (包括二极管压降)
f_target	200.00		200	kHz	PFC和LLC所需的满载开关频率。66 kHz到300 kHz, 建议值为250 kHz
Lpar	5		476	uH	并联电感。(对于集成变压器, Lpar = Lopen - Lres; 对于非集成低漏感变压器, Lpar = Lmag)
Lpri	580.00		580	uH	对于集成变压器, 此值为初级开路电感; 对于非集成低漏感变压器, 此值为初级漏感与串联电感之和。如果将其留空, 自动计算将显示在Vnom的80%下ZVS损耗所需的值
Lres	104.00		104.0	uH	集成变压器的串联电感或初级漏感; 如果将其留空, 自动计算将基于K=4
Kratio			4.6		Lpar与Lres的比值。保持K值以使2.1 < K < 11。首选Lres可使K<7



Cres	6.20		6.2	nF	串联谐振电容。红色背景单元格生成红色图形。如果将Lpar、Lres、Cres和n_RATIO_red_graph留空，它们将由设计表格自动计算得出
Lsec	8.100		8.100	uH	主输出一个相位的次级侧电感；测量并输入此值，或调整此值，直到f_predicted与测量值相匹配
m			48	%	漏感分布因子（初级到次级）。99%表示大部分漏感都在初级侧
n_eq			7.67		LLC等效电路理想变压器的匝数比
Npri	34.0		34.0		初级绕组圈数；如果输入为空，默认值将自动计算得出，以使f_predicted = f_target
Nsec	4.0		4.0		次级绕组圈数（主输出的每个相位）。默认值是保持BAC<=200 mT的估计值
f_predicted			190	kHz	额定输入电压和满载下的预期频率；很大程度上受到n_Ratio和初级绕组圈数的影响
f_res			198	kHz	串联谐振频率（由串联电感Lres和C定义）
f_brownout			132	kHz	Vbrownout和满载下的开关频率。
f_par			84	kHz	并联谐振频率（由Lpar + Lres和C定义）
f_inversion			123	kHz	Vbrownout和满载下的最小频率。将HiperLCS最小频率设为此值。在低于此频率下工作可导致在增益反转区域工作
Vinversion			261	V	LLC功率转换电路在达到在低频率增益反转点之前的最小输入电压。最佳值应等于Vbrownout
RMS电流和电压					
IRMS_LLC_Primary			0.82	A	在满载、额定输入电压(Vbulk)和fnominal_actual下的初级绕组RMS电流
绕组1（较低次级电压）的RMS电流			5.1	A	绕组1（较低次级电压）的RMS电流
较低次级电压电容的RMS电流			2.0	A	较低次级电压电容的RMS电流
绕组2（较高次级电压）的RMS电流			1.9	A	绕组2（较高次级电压）的RMS电流
较高次级电压电容的RMS电流			1.2	A	较高次级电压电容的RMS电流
Cres_Vrms			111	V	在满载和额定输入电压下的谐振电容AC RMS电压
虚拟变压器试验（生成蓝色曲线）					
新的初级绕组圈数			34.0		试验变压器的初级绕组圈数；默认值来自谐振部分
新的次级绕组圈数			4.0		试验变压器的次级绕组圈数；默认值来自谐振部分
新Lpri			580	uH	试验变压器的开路电感；默认值来自谐振部分
新Cres			6.1	nF	串联电容的试验值（如果将其留空，所选的计算值应使f_res = f_target）
新的估计Lres			104.0	uH	试验变压器的Lres估计值
新的估计Lpar			476	uH	试验变压器的Lpar估计值
新的估计Lsec			8.100	uH	次级漏感的估计值
新Kratio			4.6		试验变压器的Lpar与Lres的比值
新的等效电路变压器匝数比			7.67		估计的有效变压器匝数比
V powertrain inversion new			262	V	大容量电容的电压，低于此值将失去ZVS
f_res_trial			200	kHz	新的串联谐振频率
f_predicted_trial			192	kHz	新的额定工作频率
IRMS_LLC_Primary			0.82	A	在满载、额定输入电压(Vbulk)和f_predicted_trial下的初级绕组RMS电流
绕组1（较低次级电压）的RMS电流			5.0	A	流经输出1绕组的RMS电流，假定为半正弦波形
较低次级电压电容的RMS电流			1.9	A	较低次级电压电容的RMS电流



绕组2 (较高次级电压)的RMS电流			3.1	A	流经输出2绕组的RMS电流; 输出1绕组AC叠加在输出2绕组上
较高次级电压电容的RMS电流			1.1	A	较高次级电压电容的RMS电流
变压器磁芯计算 (从谐振参数部分计算)					
变压器磁芯			EFD35/35B		变压器磁芯
Ae	0.57		0.57	cm ²	输入变压器磁芯的截面积
Ve	4.57		4.57	cm ³	输入磁芯的体积
Aw	60.56		60.6	mm ²	窗口面积
Bw	21.00		21.0	mm	骨架总宽度
损耗密度			200.0	mW/cm ³	输入开关频率和BAC下每单位体积的损耗 (单位与kW/m ³ 相同)
MLT	5.10		5.1	cm	平均每圈长度
Nchambers			2		骨架槽数
Wsep	7.00		7.0	mm	绕组分隔板距离 (将产生绕组面积的损耗)
Ploss			0.9	W	估计的磁芯损耗
Bpkfmin			206	mT	最小频率下第一象限的峰值磁通密度
BAC			285	mT	AC峰峰值磁通密度 (在f_predicted、Vbulk和满载下计算)
初级绕组					
Npri			34.0		初级绕组圈数; 在LLC谐振部分确定
初级绕组线规格	42		42	AWG	用于初级绕组的独立线股规格
等效初级绕组公制线规格			0.060	mm	采用公制单位的等效线径
初级绕组利兹线股数	75		75		利兹线的股数; 对于未使用利兹线的初级绕组, 设为1
初级绕组分配因子			50	%	初级绕组窗口分配因子 - 分配到初级侧的绕组空间百分比
AW_P			20	mm ²	初级侧的绕组空间面积
填充系数			60%	%	初级绕组的填充率 (典型最大填充率为60%)
Resistivity_25 C_Primary			79.06	m-ohm/m	电阻率, 单位为milli-ohm/m
初级DCR 25 C			137.08	m-ohm	25 C下的估计电阻
初级DCR 100 C			183.69	m-ohm	100 C下的估计电阻 (约比25 C下的估计电阻高33%)
初级RMS电流			0.82	A	流经初级绕组的实测RMS电流
ACR_Trif_Primary			293.91	m-ohm	测得的AC电阻 (100 kHz下, 室温), 乘以1.33可达到约100 C绕组温度
初级绕组铜损耗			0.20	W	85 C下的总初级绕组铜损耗
次级绕组1 (较低次级电压或单路输出)			注 - 功率损耗计算针对次级绕组的每个半绕组		
输出电压			12.00	V	输出电压 (假定采用AC叠加绕组)
槽1圈数			2.00		次级绕组圈数 (每相)
槽1 RMS电流 (总和, AC+DC)			5.1	A	流经输出1绕组的RMS电流, 假定为半正弦波形
绕组电流 (DC分量)			3.20	A	绕组电流的DC分量
绕组电流 (AC RMS分量)			3.96	A	绕组电流的AC分量
槽1线规格			40	AWG	用于次级绕组的独立线股规格
等效次级绕组1公制线规格			0.080	mm	采用公制单位的等效线径
槽1利兹线股数	175		175		利兹线采用的股数; 对于未使用利兹线的非集成变压器, 设为1
Resistivity_25 C_sec1			21.31	m-ohm/m	电阻率, 单位为milli-ohm/m
DCR_25C_Sec1			2.17	m-ohm	25 C下每相的估计电阻 (供参考)
DCR_100C_Sec1			2.91	m-ohm	100 C下每相的估计电阻 (约比25 C下的估计电阻高33%)
DCR_Ploss_Sec1			0.24	W	DC电阻造成的估计功率损耗 (两个次级相位)



ACR_Sec1			4.66	m-ohm	测得的每相AC电阻（100 kHz下，室温），乘以1.33可达到约100 C绕组温度。ACR的默认值是100 C下DCR值的两倍
ACR_Ploss_Sec1			0.15	W	估计AC铜损耗（两个次级相位）
绕组1总铜损耗			0.38	W	两个次级相位的总(AC + DC)绕组铜损耗
电容RMS电流			1.2	A	输出电容的RMS电流
Co1			5.4	uF	次级1输出电容
电容纹波电压			3.0	%	次级1输出电容上的峰峰值纹波电压
输出整流管RMS电流			1.9	A	肖特基整流管损耗与负载DC电流具有更高相关性。同步整流管损耗与RMS电流相关
次级绕组2（较高次级电压）				注 - 功率损耗计算针对次级绕组的每个半绕组	
输出电压			24.00	V	输出电压（假定采用AC叠加绕组）
槽2圈数			2.00		AC叠加于次级绕组1上的次级绕组圈数（每相）
槽2 RMS电流（总和，AC+DC）			3.2	A	流经输出2绕组的RMS电流；输出1绕组AC叠加在输出2绕组上
绕组电流（DC分量）			2.0	A	绕组电流的DC分量
绕组电流（AC RMS分量）			2.5	A	绕组电流的AC分量
槽2线规格			40	AWG	用于次级绕组的独立线股规格
等效次级绕组2公制线规格			0.080	mm	采用公制单位的等效线径
槽2利兹线股数	125		125		利兹线采用的股数；对于未使用利兹线的非集成变压器，设为1
Resistivity_25 C_sec2			29.83	m-ohm/m	电阻率，单位为milli-ohm/m
变压器次级MLT			5.10	cm	平均每圈长度
DCR_25C_Sec2			3.04	m-ohm	25 C下每相的估计电阻（供参考）
DCR_100C_Sec2			4.08	m-ohm	100 C下每相的估计电阻（约比25 C下的估计电阻高33%）
DCR_Ploss_Sec1			0.05	W	DC电阻造成的估计功率损耗（两个次级半绕组）
ACR_Sec2			6.52	m-ohm	测得的每相AC电阻（100 kHz下，室温），乘以1.33可达到约100 C绕组温度。ACR的默认值是100 C下DCR值的两倍
ACR_Ploss_Sec2			0.08	W	估计AC铜损耗（两个次级半绕组）
绕组2总铜损耗			0.13	W	两个次级半绕组的总(AC + DC)绕组铜损耗
电容RMS电流			2.0	A	输出电容的RMS电流
Co2			4.5	uF	次级2输出电容
电容纹波电压			3.0	%	次级1输出电容上的峰峰值纹波电压
输出整流管RMS电流			3.2	A	肖特基整流管损耗与负载DC电流具有更高相关性。同步整流管损耗与RMS电流相关
变压器损耗计算				不包括来自气隙的边缘磁通损耗	
级绕组铜损耗（来自初级绕组部分）			0.20	W	85 C下的总初级绕组铜损耗
级绕组铜损耗			0.51	W	次级绕组的总铜损耗
变压器总铜损耗			0.71	W	变压器的总铜损耗（初级 + 次级）
AW_S			20.19	mm ²	次级绕组的窗口面积
次级绕组填充率			50%	%	次级绕组的填充率；有包层利兹线次级绕组的典型最大填充率为60%，无包层利兹线则为75%
信号引脚电阻值					
死区时间	350		350	ns	死区时间
脉冲串模式	1		1		选择脉冲串模式：1、2和3具有迟滞，且有不同的频率阈值
f_max			774	kHz	最大内部时钟频率，取决于死区时间设置。它也是启动频率。
f_burst_start			347.1	kHz	脉冲串模式的较低阈值频率，提供迟滞控制。这是在脉冲串关断期间后重新启动时的开关频率



f_burst_stop			396.6	kHz	脉冲串模式的阈值频率上限；这是在脉冲串关断期间结束时的开关频率
DT/BF引脚上侧分压器电阻			7.62	k-ohm	从DT/BF引脚到VREF引脚的电阻
DT/BF引脚下侧分压器电阻			144.9	k-ohm	从DT/BF引脚到G引脚的电阻
Rstart			6.50	k-ohm	启动电阻 - 与软启动电容串联的电阻；启动时从FB引脚到VREF引脚的等效电阻。使用默认值，除非需要额外的启动延迟。
启动延迟			0.0	ms	启动延迟；开关开始前的延迟。减小R_START可增大延迟
Rfmin			50.9	k-ohm	从VREF引脚到FB引脚的电阻，用于设定最小开关频率；此电阻和Rstart可决定f_MIN
C_softstart			0.33	uF	软启动电容。建议值介于0.1 uF和0.47 uF之间
Ropto			1.3	k-ohm	与光耦发射极串联的电阻
OV/UV引脚下侧电阻			22.0	k-ohm	OV/UV引脚分压器中电压较低的电阻
OV/UV引脚上侧电阻			3.21	M-ohm	OV/UV引脚分压器中的总上电阻
LLC电容分压器电流检测电路					
慢速流限			2.30	A	8周期限流点 - 在电压跌落和启动期间检查正半周期
快速流限			4.14	A	1周期限流点 - 在启动期间检查正半周期
LLC检测电容			47	pF	HV检测电容，与主谐振电容一起形成分流器
RLLC检测电阻			28.9	ohms	LLC电流检测电阻，用于检测检测电容中的电流
IS引脚限流电阻			220	ohms	当检测R的电压 < -0.5V时，限制从检测电阻流入IS引脚的电流
IS引脚噪声滤波电容			1.0	nF	IS引脚旁路电容，与IS引脚限流电容一起形成一极
IS引脚噪声滤波器极点频率			724	kHz	此极可衰减IS引脚信号
损耗预算					
LCS器件导通损耗			1.3	W	额定输入电压和满载下的导通损耗
输出二极管损耗			2.8	W	估计的二极管损耗
变压器估计总铜损耗			0.71	W	变压器的总铜损耗（初级 + 次级）
变压器估计总磁芯损耗			0.9	W	估计的磁芯损耗
总变压器损耗			1.6	W	总变压器损耗
总估计损耗			5.7	W	LLC级总损耗
估计效率			96%	%	估计效率
PIN			130	W	LLC输入功率
次级绕组圈数和电压居中计算器					这部分用于帮助您选择次级绕组圈数 - 输出未关联到设计表格的任何其他部分。
V1			24.00	V	目标稳压输出电压Vo1。更改此值可对从输出产生影响
V1d1			0.70	V	针对Vo1的二极管电压降
N1			4.00		针对Vo1的总圈数
V1_Actual			24.00	V	预期输出电压
V2			12.00	V	目标输出电压Vo2
V2d2			0.50	V	针对Vo2的二极管电压降
N2			2.00		针对Vo2的总圈数
V2_Actual			11.85	V	预期输出电压
独立串联电感（仅限于非集成变压器）					如果采用集成磁芯则不适用 - 未关联到设计表格的任何其他部分
Lsep			104.00	uH	独立电感所需的电感值
Ae_Ind			0.53	cm^2	电感磁芯截面积
电感圈数			16		初级绕组圈数
BP_fnom			153	mT	用于磁芯损耗计算的AC磁通量（在f_predicted和满载下）
预期峰值初级电流			2.3	A	预期峰值初级电流
BP_fmin			285	mT	峰值磁通密度，在最小频率fmin下计算
电感利兹线规格			43	AWG	用于初级绕组的独立线股规格



等效电感公制线规格			0.055	mm	采用公制单位的等效线径
电感利兹线股数			125		利兹线采用的股数
电感并绕线数			1		构成利兹线的并绕线的数量
Resistivity_25 C_Sep_Ind			59.8	m-ohm/m	电阻率, 单位为milli-ohm/m
电感MLT			7.00	cm	平均每圈长度
电感DCR 25 C			67.0	m-ohm	25 C下的估计电阻 (供参考)
电感DCR 100 C			89.8	m-ohm	100 C下的估计电阻 (约比25 C下的估计电阻高33%)
ACR_Sep_Inductor			143.6	m-ohm	测得的AC电阻 (100 kHz下, 室温), 乘以1.33可达到约100 C绕组温度
电感铜损耗			0.10	W	85 C下的总初级绕组铜损耗



9 输出电感规格

9.1 电气原理图

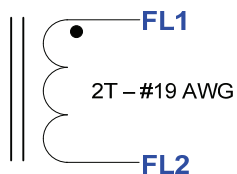


图8 - 电感电气原理图

9.2 电气规格

变压器漏感	引脚FL1-FL2，所有其他绕组开路，在100 kHz、 0.4 V _{RMS} 条件下测得	150 nH ±15%
-------	------------------------------------------------------------	-------------

9.3 材料列表

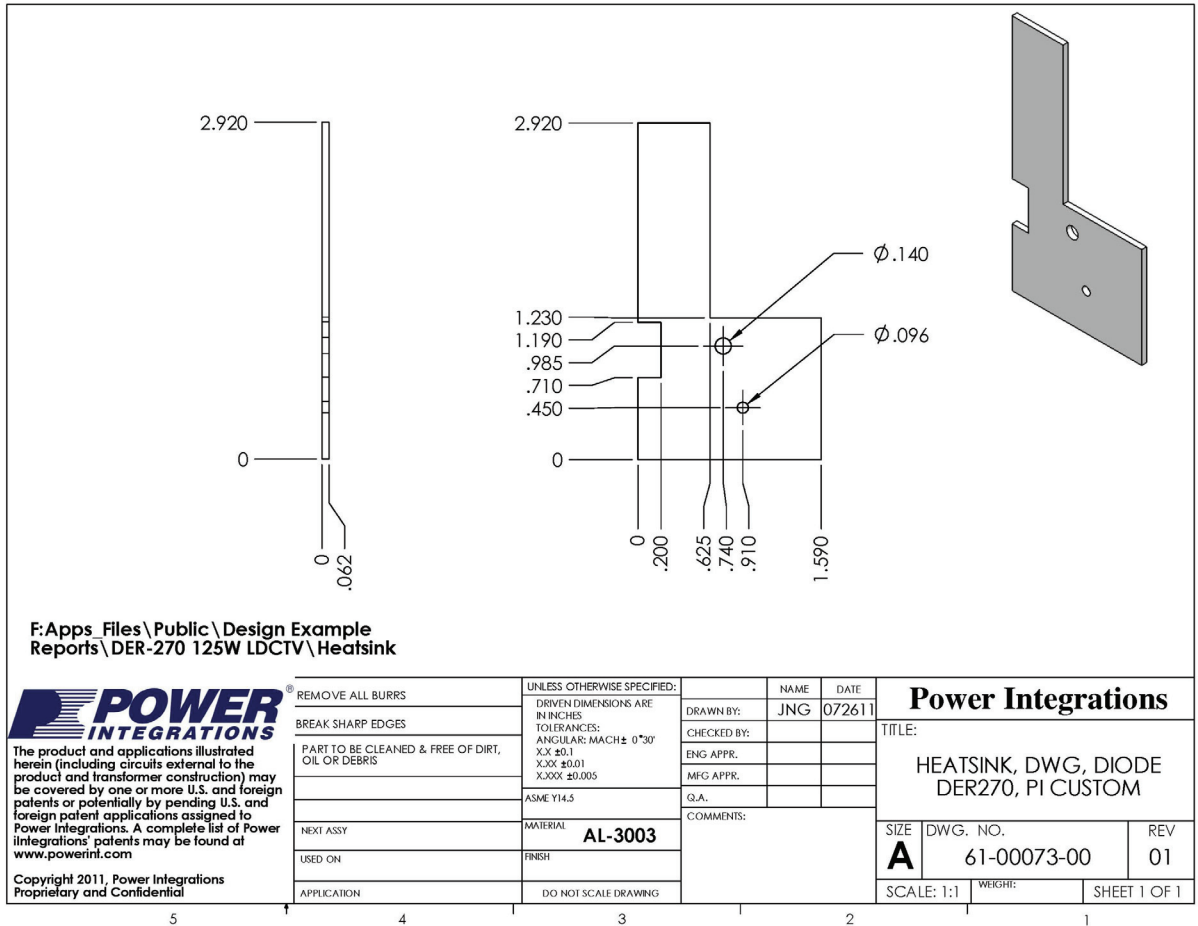
项	说明
[1]	铁粉芯环形磁芯: Micrometals T30-26
[2]	漆包线: #19 AWG, 可焊接双涂层



10 散热片组件

10.1 二极管散热片

10.1.1 二极管散热片工程图



10.1.1 二极管散热片装配图

(FOR ASSEMBLY REFERENCE)

(PCB FOR ILLUSTRATE ONLY)

F:\Apps_Files\Public\Design Example Reports\DER-270 125W LDCTV\Heatsink

ITEM NO.	PART NUMBER	DESCRIPTION	QTY.
1	61-00073-00	HEATSINK, DER270 DIODE AL 3003, 60 V, 20 A, DUAL	1
2	15-00346-00	SCHOTKY, TO-220AB	1
3	75-00069-00	NUT, HEX, KEP 6-32, Zinc Plate	1
4	75-00008-00	SCREW MACHINE PHIL 6- 32 X 5/16 SS PAN HEAD	1
6	75-00167-00	WASHER FLAT #6, SS, ZINC PLATE	2
7	75-00001-00	SCREW MACHINE PHIL 4- 40 1/4 SS	1
8	75-00032-00	WASHER FLAT #4 Zinc, OD 0.219, ID 0.125, THK 0.032.	2
9	75-00055-00	NUT, HEX, METRIC, M3 SS	1
10	60-00035-00	THERMAL GREASE, SILICONE, 5 oz TUBE	1

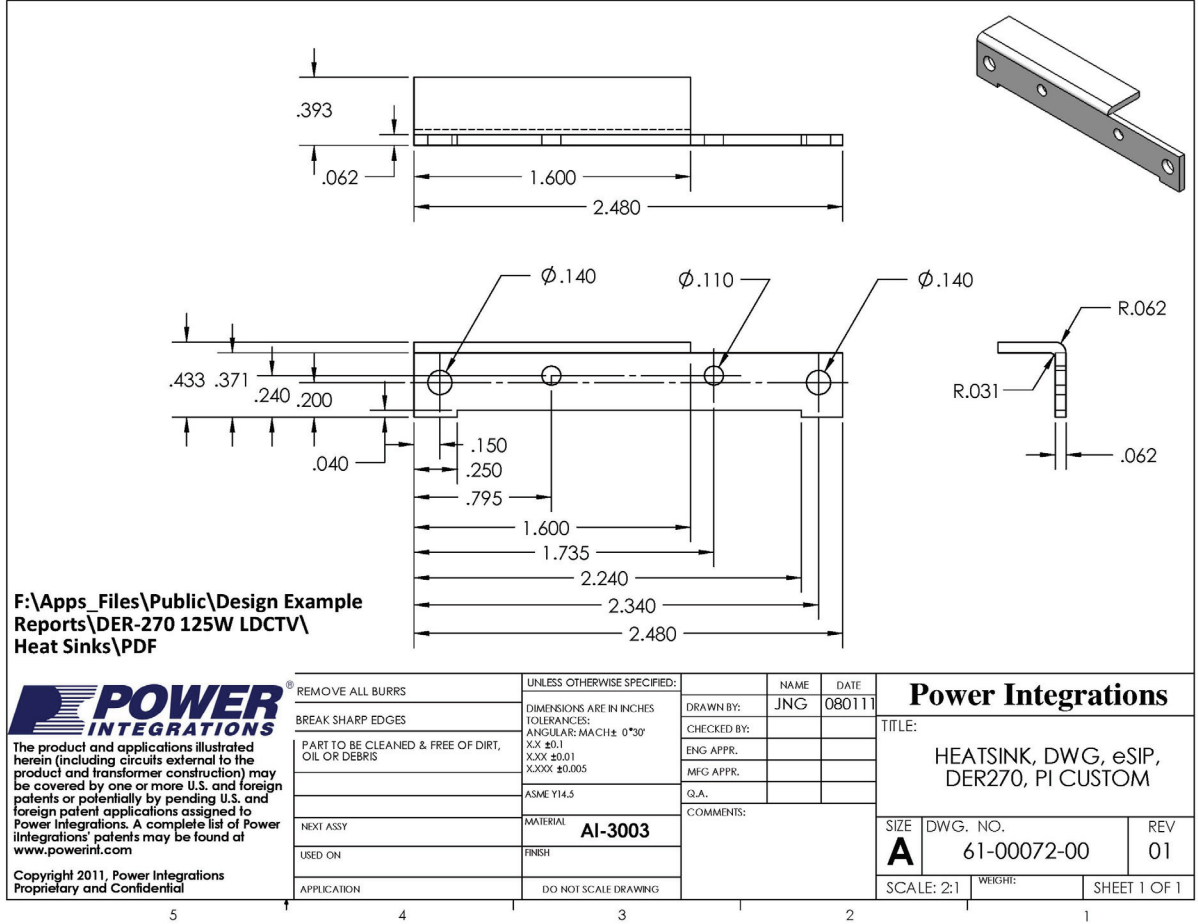
REMOVE ALL BURRS	UNLESS OTHERWISE SPECIFIED:	NAME	DATE	Power Integrations
BREAK SHARP EDGES	DIMENSIONS ARE IN INCHES TOLERANCES: ANGULAR: MACH ± 0°30'	DRAWN BY: JNG	072611	
PART TO BE CLEANED & FREE OF DIRT, OIL OR DEBRIS	XXX ±0.1 XXX ±0.01 XXX ±0.005	CHECKED BY:		TITLE:
	ASME Y14.5	ENG APPR.		HEATSINK, ASSY, DIODE DER270-PI CUSTOM
NEXT ASSY	MATERIAL	MFG APPR.		SIZE DWG. NO. REV
USED ON	FINISH	Q.A.		A 61-00073-02 01
APPLICATION	DO NOT SCALE DRAWING	COMMENTS:		SCALE: 1:4 SHEET 1 OF 1

Copyright 2011, Power Integrations
Proprietary and Confidential



10.2 HiperLCS散热片

10.2.1 HiperLCS散热片工程图



10.2.1 HiperLCS散热片加工装配图

1 FOR COMPLETED ASSEMBLY
SEE 61-00072-02

61-00072-00-HEATSINK

FABRICATOR TO INSTALL
ITEM 2 AS SHOWN.

ITEM NO.	PART NUMBER	DESCRIPTION	QTY.
1	61-00072-00	HEATSINK, CUSTOM, AL, 3003, 0.062" THK	1
2	60-00016-00	TERMINAL, EYELET, ZIERICK PN 190	2

POWER INTEGRATIONS

The product and applications illustrated herein (including circuits external to the product) and transformer construction may be covered by one or more U.S. and foreign patents or potentially by pending U.S. and foreign patent applications assigned to Power Integrations. A complete list of Power Integrations' patents may be found at www.powerint.com

Copyright 2011, Power Integrations
Proprietary and Confidential

REMOVE ALL BURRS	UNLESS OTHERWISE SPECIFIED:	NAME	DATE
BREAK SHARP EDGES	DIMENSIONS ARE IN INCHES	DRAWN BY: JNG	072611
PART TO BE CLEANED & FREE OF DIRT, OIL OR DEBRIS	TOLENCANCES:	CHECKED BY:	
	ANGULAR: MACH ± 0°30'	ENG APPR.	
	XX ±0.1	MFG APPR.	
	XXX ±0.01	Q.A.	
	XXX ±0.005	COMMENTS:	
NEXT ASSY	MATERIAL		
USED ON	FINISH		
APPLICATION	DO NOT SCALE DRAWING		

Power Integrations

TITLE:
HEATSINK, FAB,ESIP WITH
BRKTS, PI CUSTOM

SIZE	DWG. NO.	REV
A	61-00072-01	01

SCALE: 1:1 SHEET 1 OF 1



10.2.1 HiperLCS和散热片装配图

(FOR ASSEMBLY REFERENCE)

ITEM NO.	PART NUMBER	DESCRIPTION	QTY.
1	61-00072-00	HEATSINK, CUSTOM, AL, 3003, 0.062" THK	1
2	60-00037-00	EDGE CLIP 14.3mm L x 6.35mm W	2
3	10-00513-00	HiperLCS, LC701HG, ESIP16/T3	1
4	75-00001-00	SCREW MACHINE PHIL 4-40 1/4 SS	2
5	75-00068-00	NUT, HEX, KEP 4-40, S ZN CR3 PLATE	2
6	66-00035-00	THERMALLY SILICONE GREASE, 5 OZ TUBE	1

F:\Apps_Files\Public\Design Example Reports\DER-270 125W LDCTV\Heat Sinks\PDF

<p>POWER INTEGRATIONS</p> <p>The product and applications illustrated herein (including circuits external to the product) and transformer construction may be covered by one or more U.S. and foreign patents or potentially by pending U.S. and foreign patent applications assigned to Power Integrations. A complete list of Power Integrations' patents may be found at www.powerint.com</p> <p>Copyright 2011, Power Integrations Proprietary and Confidential</p>	REMOVE ALL BURRS BREAK SHARP EDGES PART TO BE CLEANED & FREE OF DIRT, OIL OR DEBRIS	UNLESS OTHERWISE SPECIFIED: DIMENSIONS ARE IN INCHES TOLERANCES: ANGULAR: MACH ± 0°30' XX ±0.1 XXX ±0.01 XXXX ±0.005 ASME Y14.5	NAME: _____ DATE: _____ DRAWN BY: JNG 072611 CHECKED BY: _____ ENG APPR. _____ MFG APPR. _____ Q.A. _____ COMMENTS: _____	Power Integrations TITLE: HEATSINK, ASSY, ESIP WITH BRKTS, DER270, PI CUSTOM
	NEXT ASSY: _____ USED ON: _____ APPLICATION: _____	MATERIAL: _____ FINISH: _____ DO NOT SCALE DRAWING	SIZE: A DWG. NO.: 61-00072-02 REV: 01 SCALE: 1:2 WEIGHT: _____ SHEET 1 OF 1	



11 性能数据

11.1 效率 – 100%、50%、20%和10%负载下

11.1.1 效率数据

P _{IN}	V _{OUT1}	I _{OUT1}	V _{OUT2}	I _{OUT2}	P _{OUT}	效率 (%)
133	24.12	4	12.02	2.4	125.328	94.23
66.8	24.17	2	12.02	1.2	62.764	93.96
28.59	24.19	0.8	12.02	0.48	25.1216	87.87
15.46	24.19	0.4	12.02	0.24	12.5608	81.25
8.86	24.19	0.2	12.01	0.12	6.2792	70.87
5.01	24.21	0.08	12.02	0.05	2.5378	50.65
3.52	24.17	0.04	12.02	0.02	1.2072	34.30
0.326	24.86	0	11.98	0	0	

11.2 输出交叉稳压

为获取如下数据，将一个输出调整到了最大负载，而另一个输出则在零负载与最大负载之间变化，同时将最大总输出功率保持在125 W不变。

11.2.1 交叉稳压数据

交叉稳压1				交叉稳压2			
V _{OUT1}	I _{OUT1}	V _{OUT2}	I _{OUT2}	V _{OUT1}	I _{OUT1}	V _{OUT2}	I _{OUT2}
24.14	4	12.01	2.4	24.14	4	12.01	2.4
24.25	2	12	2.4	24.09	4	12.03	1.5
24.31	1	11.99	2.4	24.05	4	12.04	1
24.37	0.5	11.99	2.4	24	4	12.04	0.5
24.41	0.25	11.98	2.4	23.94	4	12.05	0.2
24.46	0.1	11.98	2.4	23.9	4	12.06	0.1
24.49	0.05	11.97	2.4	23.85	4	12.06	0.05
24.55	0.02	11.97	2.4	23.8	4	12.07	0.02
24.57	0.01	11.96	2.4	23.78	4	12.07	0.01
24.8	0	11.94	2.4	20.32	4	12.45	0



11.3 启动与关断体电压

11.3.1 体电压启动与关断数据（最大负载）

在对VCC输入施加+12 VDC电压的情况下，启动电压为356 VDC，输出关断出现在283 VDC。



12 波形

12.1 半桥电压和电流, 正常工作

在380 VDC输入下测得。

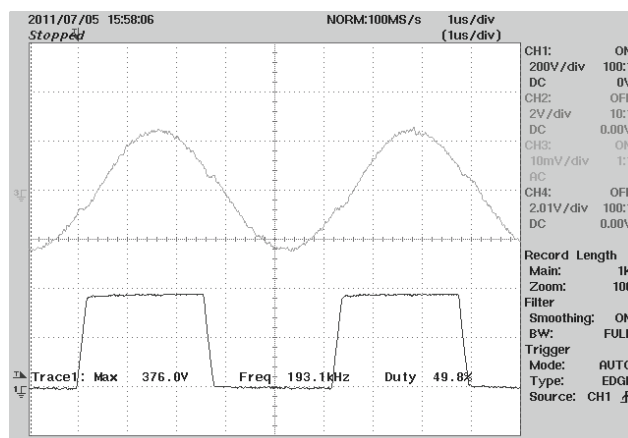


图9 - 初级 V_{IN} , 满载

上: 初级电流, 1 A/格

下: 初级电压, 100 V, 2 μ s/格



12.2 输出电压启动特征

图10至14是在使用无源电阻负载的情况下获取的。

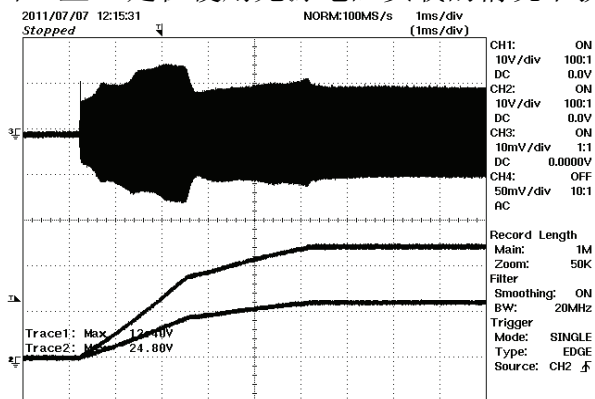


图10 – 满载启动，电阻性负载
上：初级电流，1 A/格
下：输出电压，10 V，2 ms/格

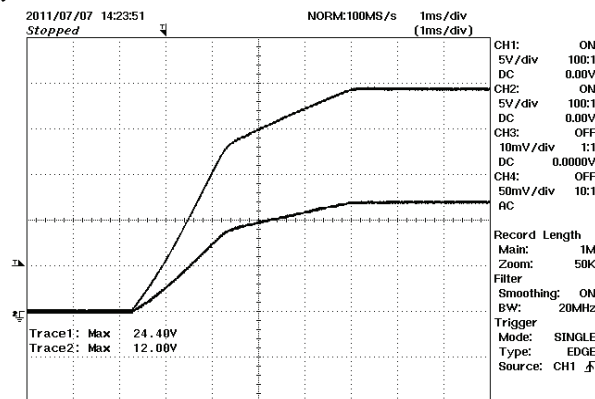


图11 – 启动时的空载输出电压，5 V，1 ms/格

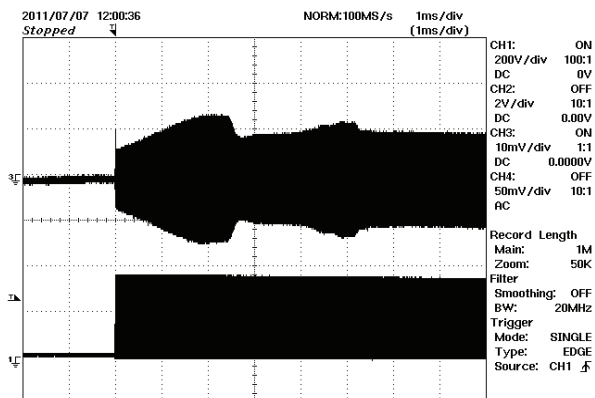


图12 – 满载启动，电阻性负载
上：初级电流，1 A/格
下：初级电压，200 V，1 ms/格

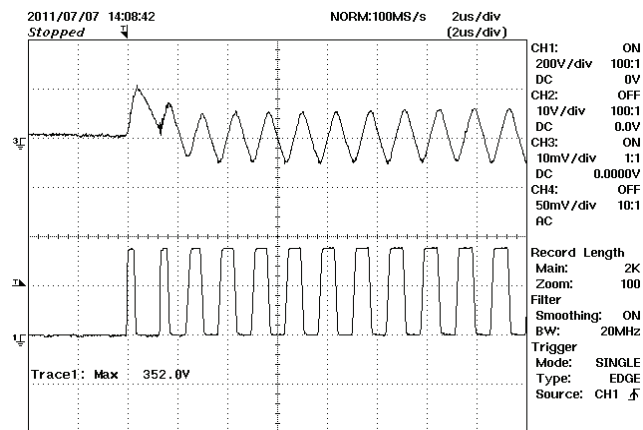


图13 – 显示初始电流尖峰的满载启动，电阻性负载
上：初级电流，1 A/格
下：初级电压，200 V，2 μs/格



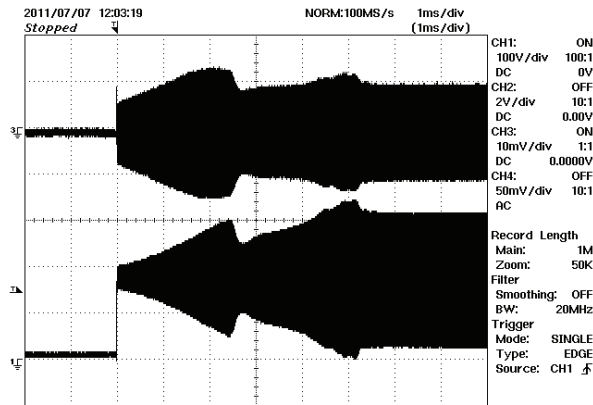


图14 – 满载启动，电阻性负载
 上：初级电流，1 A/格
 下：谐振电容电压，100 V，1 ms/格

12.3 输出电压跌落

图15至17是通过在初级电流上升时关断输入电压供电和触发示波器获取的。

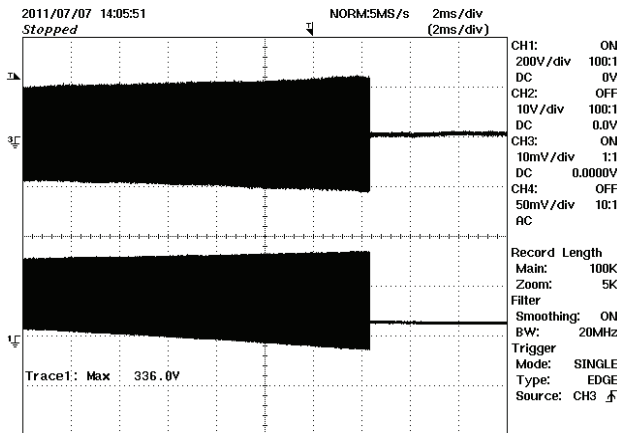


图15 – 输出电压跌落
 上：初级电流，2 A/格
 下：初级电压，200 V，2 ms/格

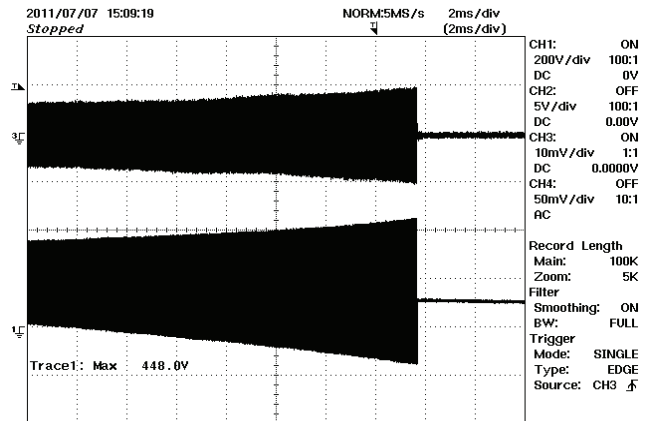


图16 – 输出电压跌落
 上：初级电流，2 A/格
 下：谐振电容电压，200 V，2 ms/格



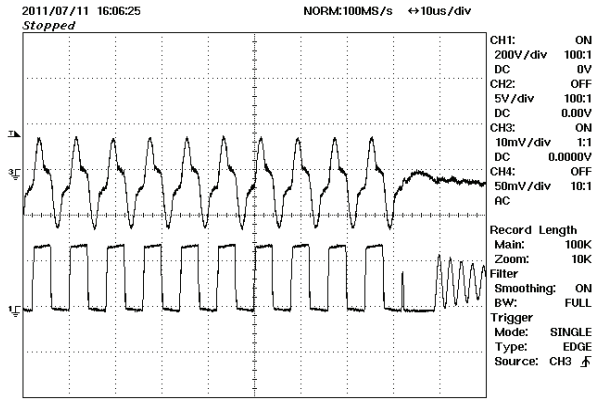


图17 - 输出电压跌落
 上: 初级电流, 2 A/格
 下: 初级电压, 200 V, 10 μs/格
 关断前最小频率~125 kHz

12.4 输出二极管峰值反向电压

下面的波形是在满载和380/420 VDC输入下测得的。

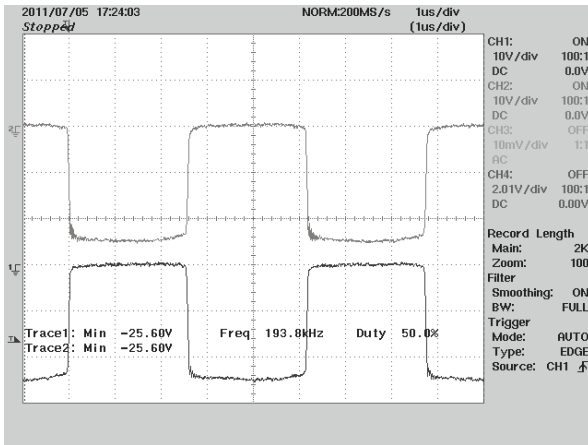


图18 - 12 V输出二极管峰值反向电压, 380 VDC 输入, 10 V, 1 μs/格

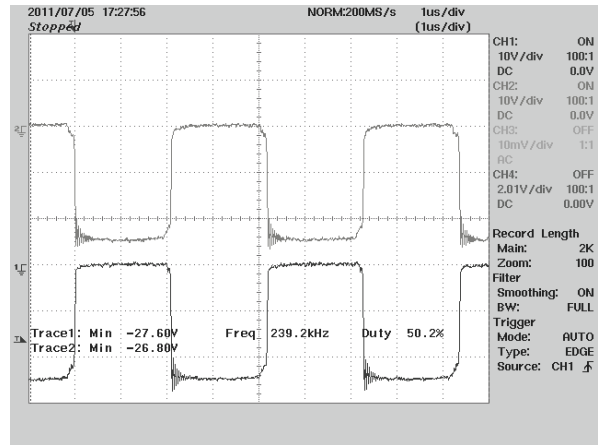


图19 - 12 V输出二极管峰值反向电压, 420 VDC 输入, 10 V, 1 μs/格



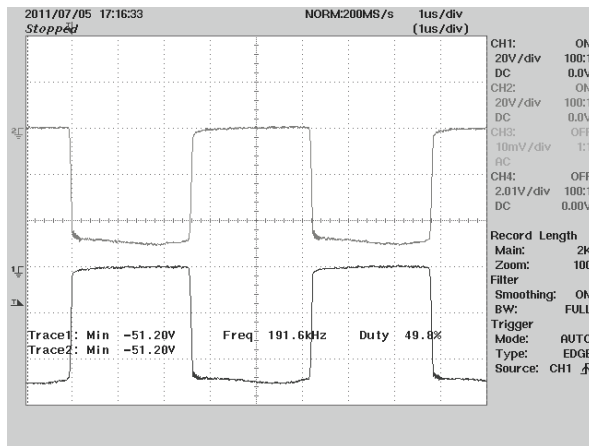


图20 – 24 V输出二极管峰值反向电压，380 VDC输入，20 V，1 μ s/格

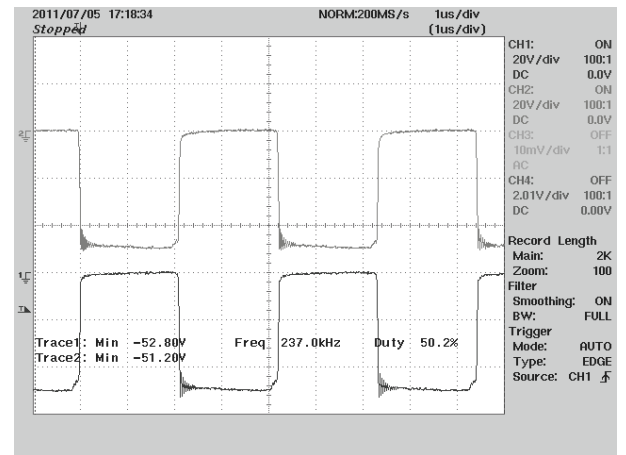


图21 – 输出二极管峰值反向电压，420 VDC输入，20 V，1 μ s/格

12.5 短路

为进行以下测试，在125 W负载、380 VDC输入下使用一个汞位移继电器对电源输出进行短路。示波器设置为在电流上升时触发。

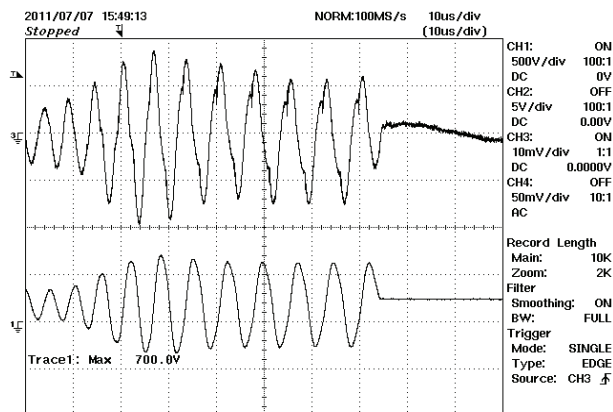


图22 – 12 V输出短路时的初级波形
上：初级电流，2 A/格
下：谐振电容电压，500 V，10 μ s/格

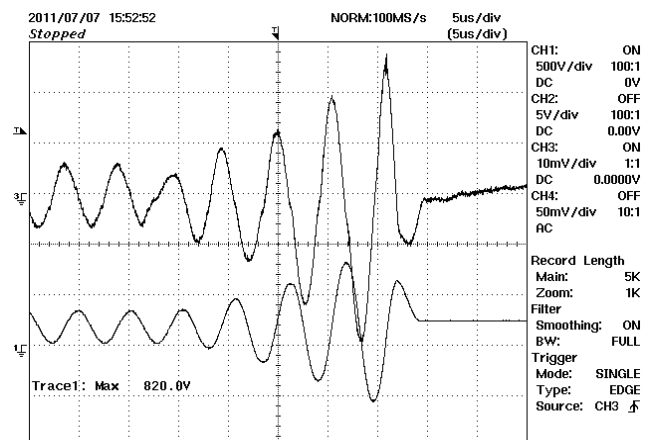


图23 – 24 V输出短路时的初级波形
上：初级电流，2 A/格
下：谐振电容电压，500 V，5 μ s/格



12.6 输出纹波测量

12.6.1 纹波测量技巧

为进行DC输出纹波测量，必须采用经改装的示波器测试探头，以便降低拾波造成的低杂散信号。探头改装细节如下图所示。

在4987BA探头适配器上附加两个电容，这两个电容在探头尖上并联。它们分别是一(1)个0.1 μF /50 V陶瓷电容和一(1)个1.0 μF /50 V铝电解电容。铝电解电容经过极化处理，因此必须在DC输出上保持适当的极性（见下图）。

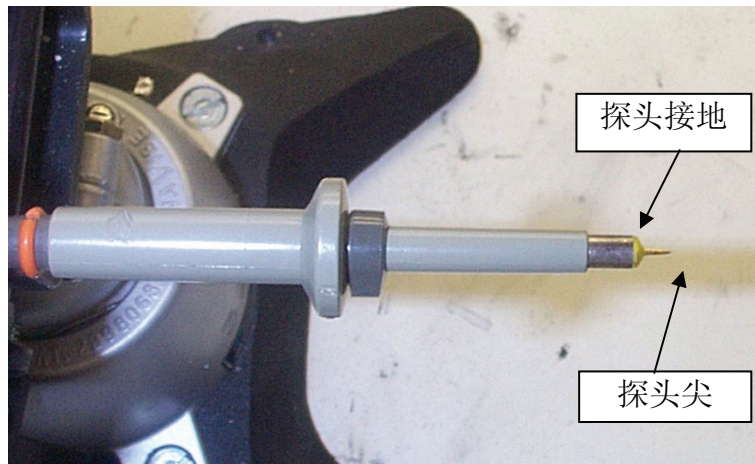


图24 - 准备用于纹波测量的示波器探头。（端盖和接地引线已拆下）

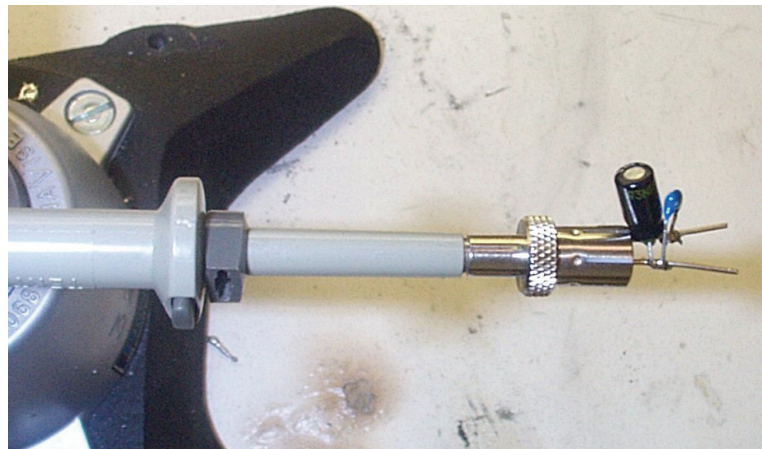


图25 - 附加Probe Master (www.probemaster.com) 4987A BNC适配器的示波器探头。
（使用纹波测量用导线进行了改装，添加了两个并联的去耦电容）

12.6.2 输出纹波测量结果

下图显示了在两个输出都无负载的情况（通常不会在应用中出现的情况）下的输出行为。由于两个输出都为零负载，电源进入脉冲串模式以维持稳压。LCS器件中的脉冲串模式非常适合这一用途，且不能用于实现低空载功耗目的，因为经过效率优化后，电源在零负载和额定输入电压下可能不会进入脉冲串模式。

每个脉冲串周期开始时出现的初始尖峰，是由于初级谐振电容在脉冲串周期之间的间隔内放电造成的。出现该尖峰时，任何LLC转换器都会在脉冲串模式下工作。必要时使用一个具有较低ESR的滤波电容(C16)，可降低图28中所示的12 V电压尖峰。

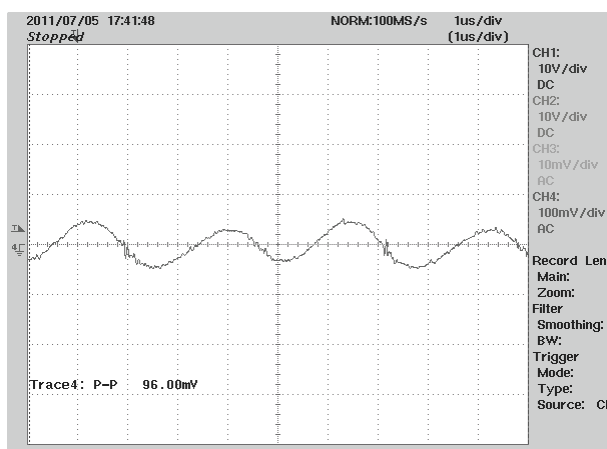


图26 – 12 V纹波，380 VDC输入，100%负载。
输出纹波电压，100 mV/格。1 μ s/格

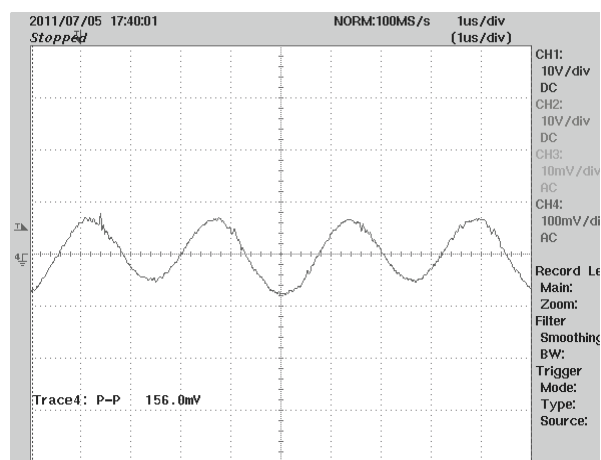


图27 – 24 V纹波，380 VDC输入，100%负载。
输出纹波电压，100 mV/格。1 μ s/格



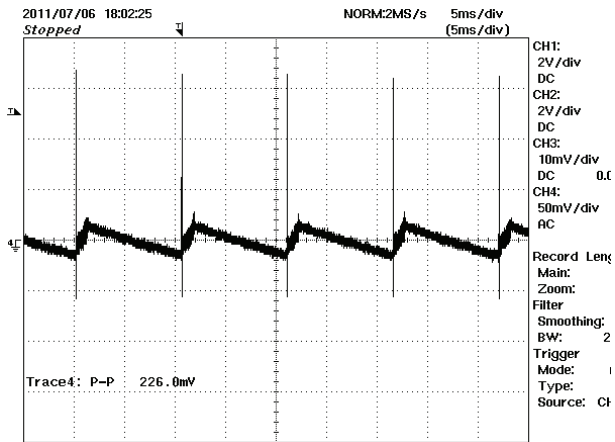


图28 – 12 V 输出纹波电压，两个输出都处于零负载，50 mV/格，5 ms/格。电源处于脉冲串模式。

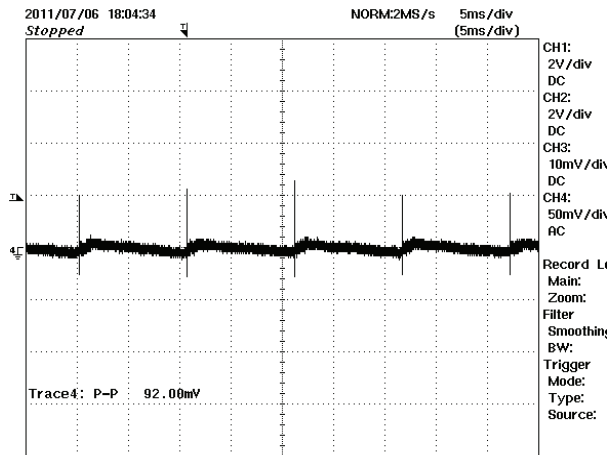


图29 – 24 V输出纹波电压，两个输出都处于零负载，50 mV/格，5 ms/格。电源处于脉冲串模式。



12.7 输出负载阶跃响应

在下图中，测量示波器被设为平均模式，并对输出电流阶跃的上升沿进行触发。这样计算出了输出纹波的平均值，否则就会掩盖静态响应。

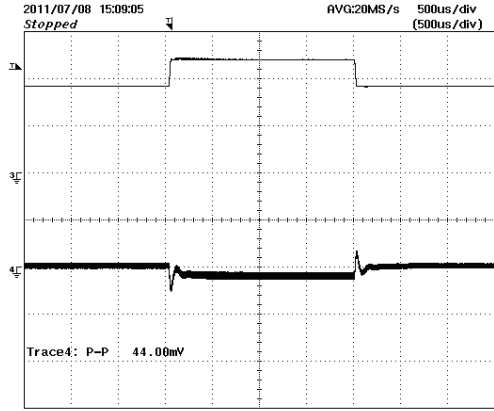


图30 – 12 V输出负载阶跃响应

12 V输出上的75%至100%至75%负载阶跃
上: 12 V负载电流, 2 A/格
下: 12 V输出响应, 500 mV, 50 μ s/格

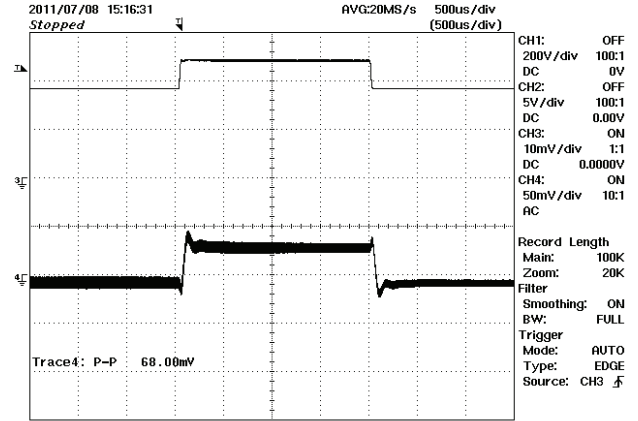


图31 – 24 V输出负载阶跃响应

12 V输出上的75%至100%至75%负载阶跃
上: 12 V负载电流, 2 A/格
下: 24 V输出响应, 500 mV, 50 μ s/格

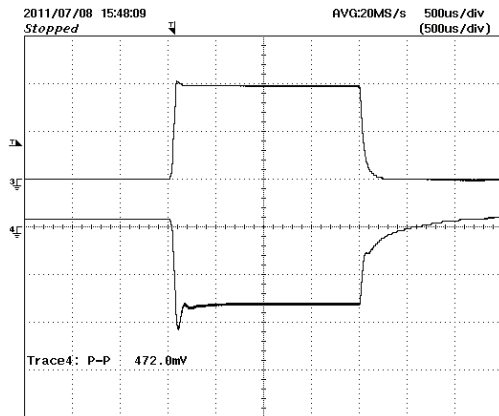


图32 – 24 V输出负载阶跃响应

24 V输出上的1%至100%至1%负载阶跃
上: 24 V负载电流, 2 A/格
下: 24 V输出响应,
200 mV, 500 μ s/格

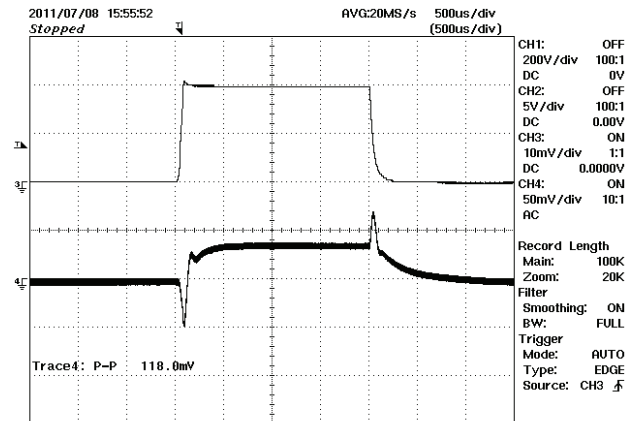


图33 – 12 V输出负载阶跃响应

24 V输出上的1%至100%至1%负载阶跃
上: 24 V负载电流, 2 A/格
下: 12 V输出响应, 500 mV, 50 μ s/格



13 温度测量

13.1 条件: 380 VDC, 满载, 连续工作1小时

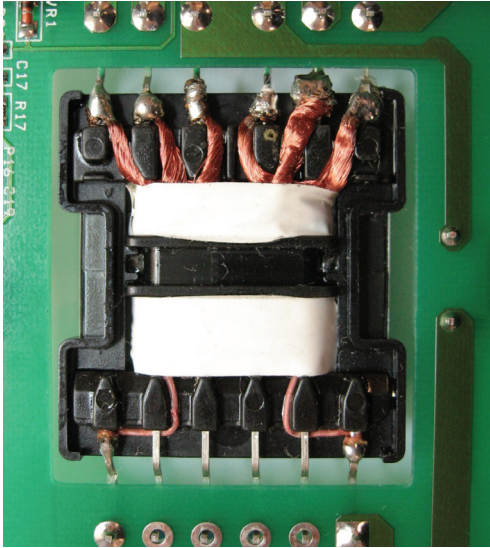


图34 – 变压器(T1)
可见光底视图

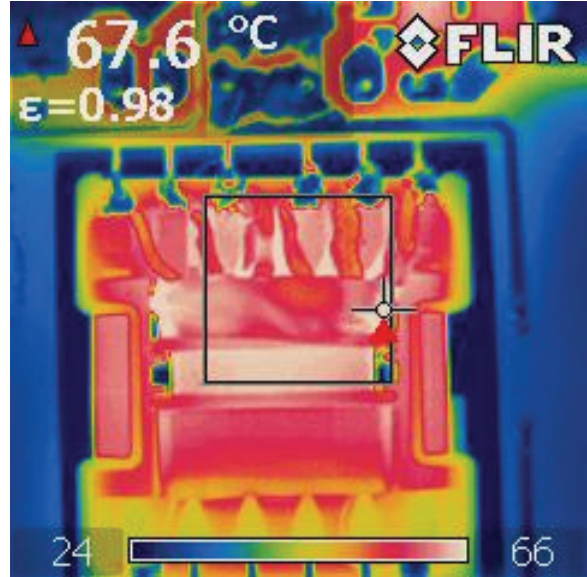


图34 – 变压器(T1)
热像底视图, 满载, 室温

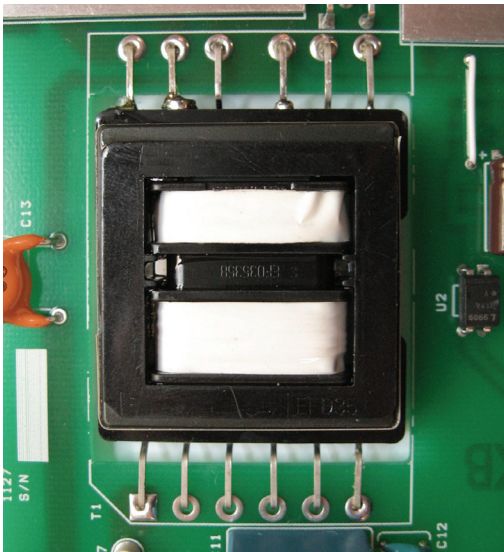


图36 – 变压器(T1)
可见光顶视图

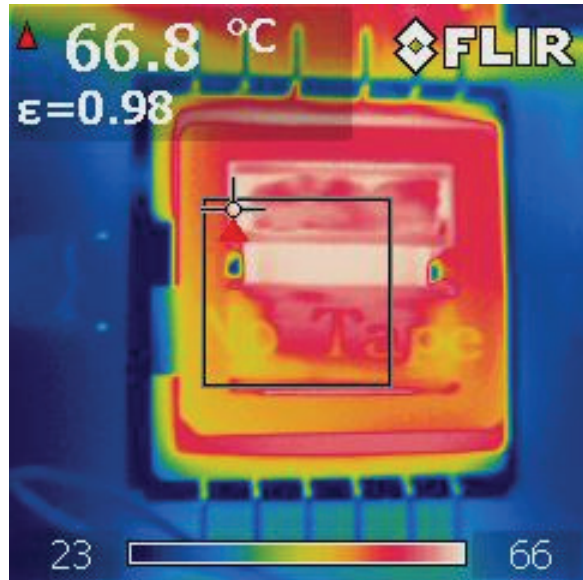


图37 – 变压器(T1)
热像顶视图, 满载, 室温



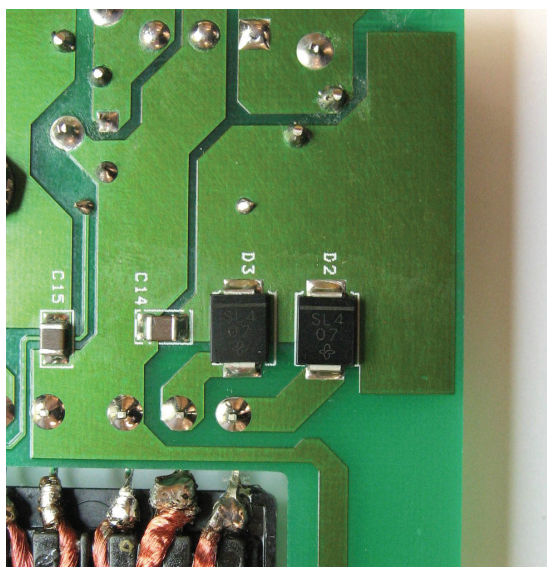


图38 – 12 V输出整流管(D2-D3)
可见光视图

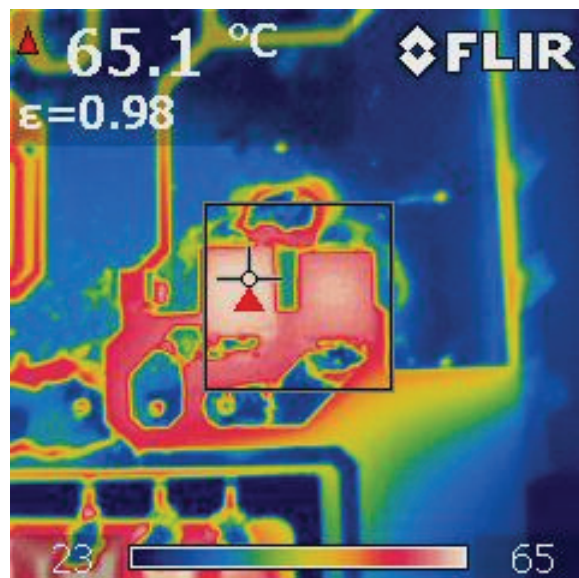


图39 – 12 V输出整流管(D2-D3)
满载，热像视图，室温

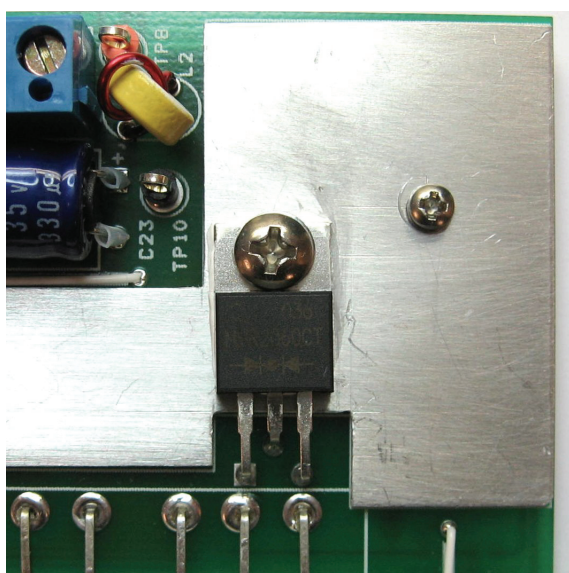


图40 – 24 V输出整流管(D4)
可见光视图

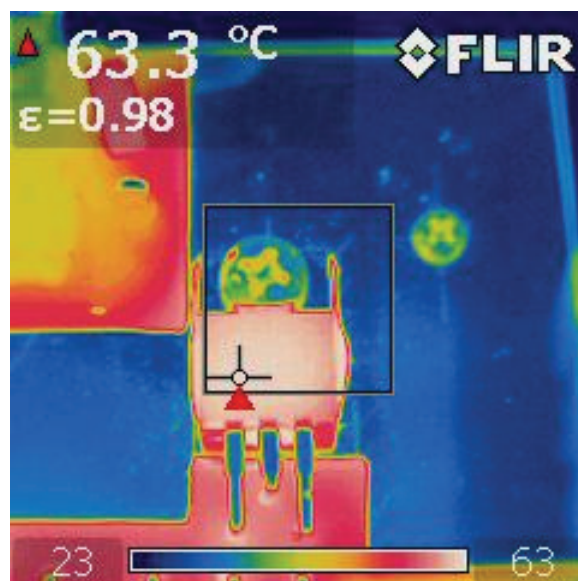


图41 – 24 V输出整流管(D4)
满载，热像视图，室温



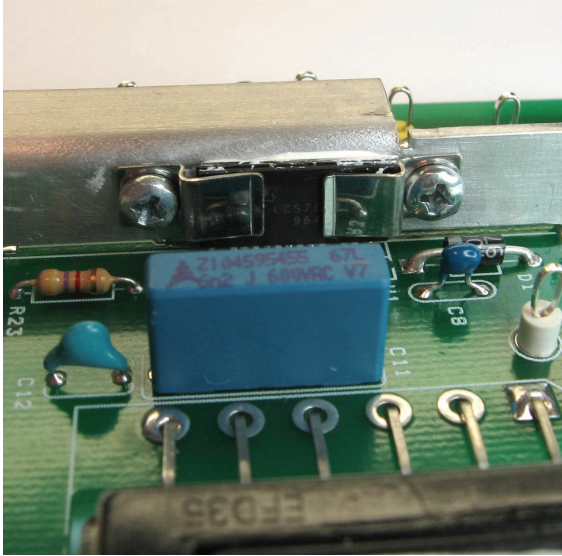


图42 – HiperLCS (U1)
可见光视图

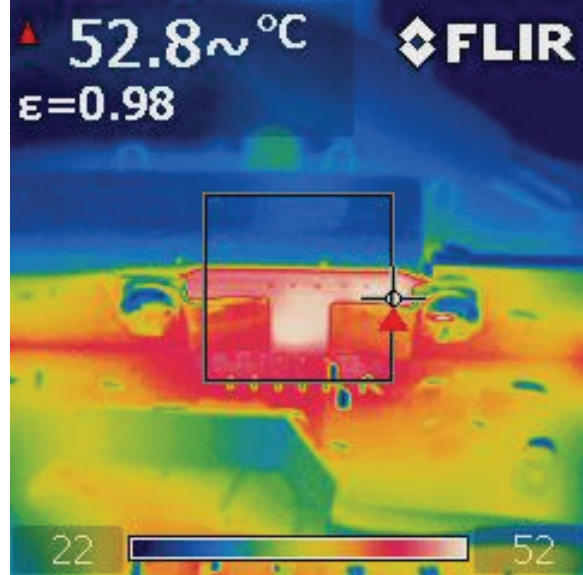


图43 – 满载HiperLCS (U1)
热像视图, 室温

14 增益相位测量

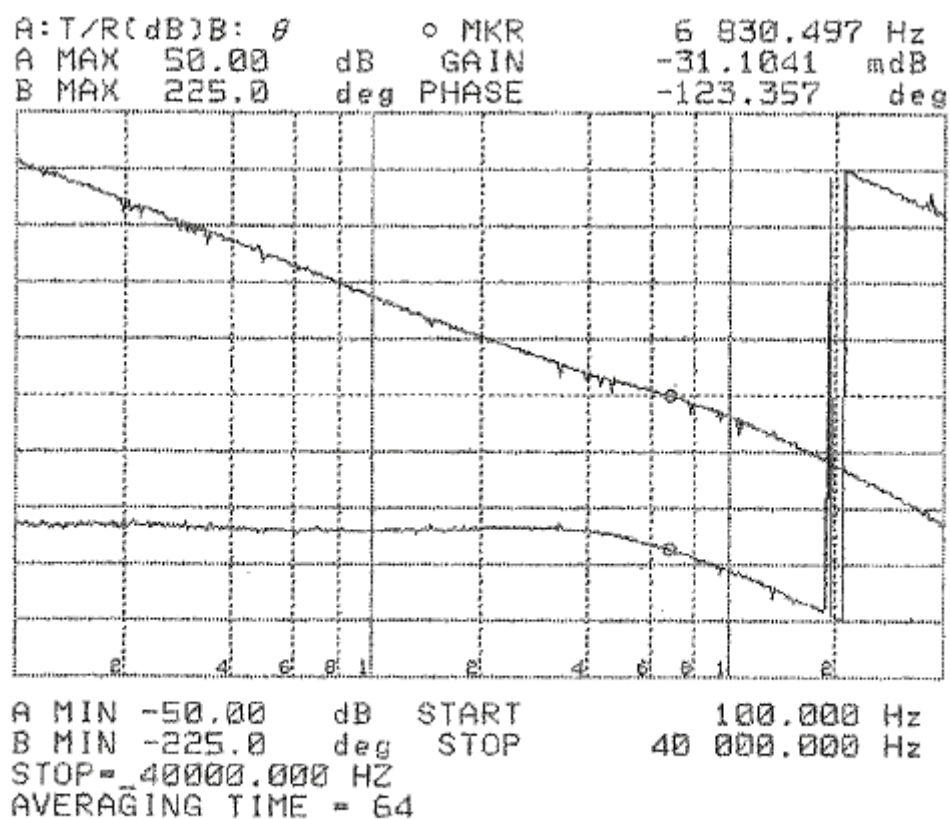


图44 – 增益相位测量，满载，380 VDC输入。增益交叉频率为6.8 kHz，相位增益为57度



15 版本历史

日期	作者	修订版本	说明与变更	审核人
2011年9月13日	RH	1.0	初始版本	Apps & Mktg



有关最新产品信息, 请访问: www.powerint.com

Power Integrations reserves the right to make changes to its products at any time to improve reliability or manufacturability. Power Integrations does not assume any liability arising from the use of any device or circuit described herein. POWER INTEGRATIONS MAKES NO WARRANTY HEREIN AND SPECIFICALLY DISCLAIMS ALL WARRANTIES INCLUDING, WITHOUT LIMITATION, THE IMPLIED WARRANTIES OF MERCHANTABILITY, FITNESS FOR A PARTICULAR PURPOSE, AND NON-INFRINGEMENT OF THIRD PARTY RIGHTS.

PATENT INFORMATION

The products and applications illustrated herein (including transformer construction and circuits' external to the products) may be covered by one or more U.S. and foreign patents, or potentially by pending U.S. and foreign patent applications assigned to Power Integrations. A complete list of Power Integrations' patents may be found at www.powerint.com. Power Integrations grants its customers a license under certain patent rights as set forth at <http://www.powerint.com/ip.htm>.

The PI logo, TOPSwitch, TinySwitch, LinkSwitch, DPA-Switch, PeakSwitch, CAPZero, SENZero, LinkZero, HiperPFS, HiperTFS, HiperLCS, Qspeed, EcoSmart, Clampless, E-Shield, Filterfuse, StakFET, PI Expert and PI FACTS are trademarks of Power Integrations, Inc. Other trademarks are property of their respective companies. ©Copyright 2011 Power Integrations, Inc.

Power Integrations全球销售支持网络**全球总部**

5245 Hellyer Avenue
San Jose, CA 95138, USA.
Main: +1-408-414-9200
Customer Service:
Phone: +1-408-414-9665
Fax: +1-408-414-9765
e-mail:
usasales@powerint.com

中国 (上海)

Rm 1601 /1610, Tower 1
Kerry Everbright City
No. 218 Tianmu Road West
Shanghai, P.R.C. 200070
Phone: +86-021-6354-6323
Fax: +86-021-6354-6325
e-mail:
chinasales@powerint.com

中国 (深圳)

Rm A, B & C 4th Floor, Block C,
Electronics Science and
Technology Building
2070 Shennan Zhong Road
Shenzhen, Guangdong,
P.R.C, 518031
Phone: +86-755-8379-3243
Fax: +86-755-8379-5828
e-mail:
chinasales@powerint.com

德国

Rüeckertstrasse 3
D-80336, Munich
Germany
Phone: +49-89-5527-3911
Fax: +49-89-5527-3920
e-mail:
eurossales@powerint.com

印度

#1, 14th Main Road
Vasanthanagar
Bangalore-560052
India
Phone: +91-80-4113-8020
Fax: +91-80-4113-8023
e-mail:
indiasales@powerint.com

意大利

Via De Amicis 2
20091 Bresso MI
Italy
Phone: +39-028-928-6000
Fax: +39-028-928-6009
e-mail:
eurossales@powerint.com

日本

Kosei Dai-3 Building
2-12-11, Shin-Yokohama,
Kohoku-ku, Yokohama-shi
Kanagwan 222-0033
Japan
Phone: +81-45-471-1021
Fax: +81-45-471-3717
e-mail:
japansales@powerint.com

韩国

RM 602, 6FL
Korea City Air Terminal B/D, 159-6
Samsung-Dong, Kangnam-Gu,
Seoul, 135-728
Korea
Phone: +82-2-2016-6610
Fax: +82-2-2016-6630
e-mail:
koreasales@powerint.com

新加坡

51 Newton Road,
#19-01/05 Goldhill Plaza
Singapore, 308900
Phone: +65-6358-2160
Fax: +65-6358-2015
e-mail:
singaporesales@powerint.com

台湾

5F, No. 318, Nei Hu Rd., Sec. 1
Nei Hu District.
Taipei 114, Taiwan, R.O.C.
Phone: +886-2-2659-4570
Fax: +886-2-2659-4550
e-mail:
taiwansales@powerint.com

欧洲总部

1 st Floor, St. James's House
East Street, Farnham
Surrey GU9 7TJ
United Kingdom
Phone: +44 (0) 1252-730-141
Fax: +44 (0) 1252-727-689
e-mail:
eurossales@powerint.com

技术支持热线

World Wide +1-408-414-9660

技术支持传真

World Wide +1-408-414-9760

